W588D 系列使用说明

序 言

W588D 系列语音单片机是源于台湾华邦技术研发出来的集单片机和语音电路于一体的可编辑语音芯片。功能多音质好应用范围广性能稳定是 W588D 系列语音单片机的特长，弥补了以往各类语音芯片应用领域狭小的缺陷，MP3 控制模式、按键控制模式、按键组合控制模式、并口控制模式、一线串口控制模式、三线串口控制模式以及三线串口控制 I/O 口扩展输出模式，让应用人员能将产品投放在几乎可以想象得到的场所。作为一款以语音为基础的芯片，对音质的追求当然也是精益求精的，完全支持 6K～20K 采样率的音频加载，芯片的独到之处便是将加载的音频音质几乎完整无损的展现出来。W588D 系列语音单片机能通过配套软件 W588D VioceChip 轻而易举的做到语音组合播放、插入完美的陶冶静音。静音的时长控制得绝无丝毫误差！可控制的语音地址位能达到 220 个！每个地址位里能加载可组合语音为 128 段语音！W588D 系列语音单片机模块内置 SPI-FLASH 存储器，W588D 系列语音单片机芯片可根据实际用法外置 SPI-FLASH 存储器，众多的控制模式、语音组合只需更换 SPI-FLASH 的内容，即可完全实现操作方式的切换。W588D 系列语音单片机支持 SPI-FLASH 内容在线下载，这是一个应用人员不可或缺的优势！W588D 语音单片机的推出，非常的具有语音市场的前瞻性和革命性，势必会在语音芯片的应用方面卷起一股旋风。如何将 W588D 语音单片机在实际应用中发挥得淋漓尽致，还需请您详读 W588D 系列语音单片机使用说明书。

最后，感谢您选择 W588D 系列语音单片机作为语音电路的核心。希望 W588D 系列语音单片机能为您的展飞添加无暇的翅膀。

目　　录

（点击标题可链接到相关内容）

1、芯片特征

• 模块封装（带 FLASH 存储器）为 16 脚、28 脚嵌入式形式，芯片封装为 DIP18、SSOP20 和 LQFP32 形式；
• 根据外挂或者内置 SPI-Flash 的不同，播放时长也不同，支持 2M～32M 的 SPI-Flash 内存；
• 内嵌 DSP 高速音频处理器，处理速度快；
• 内置 13Bit/DA 转换器，以及 12Bit/PWM 输出，音质好；
• PWM 输出可直接推动 0.5W/8Ω扬声器，推挽电流充沛；
• 支持 DAC/PWM 两种输出方式；
• 支持加载 MP3/WAV/WMA/三种音频格式；
• 可通过专业上位机操作软件，随意组合语音，可插入静音，插入的静音不占用内存的容量，一个已加载语音可重复调用到多个地址；
• USB 下载方式，支持在线下载/脱机下载；即便是在 W588D 通电的情况下，也一样可以正常下载数据到 SPI-Flash；
• 支持 MP3 控制模式、按键控制模式、3×8 按键组合控制模式、并口控制模式、一线串口控制模式、三线串口控制模式以及三线串口控制 I/O 口扩展输出模式；
• 三线串口控制模式切换到三线串口控制 I/O 口扩展输出模式只需发送数据就可以进行切换。切换后仍可把切换前的最后一工作状态带进切换后的模式工作；
• 任意设定显示语音播放状态信号的 BUSY 输出方式；
• 抗干扰性强，可应用在工业领域；
• 220 段可控制地址位，单个地址位最多可加载 128 段语音，地址位内的语音组合播放；
• 支持对已加载语音播放试听；
• 语音播放停止马上进入 Sleep 模式，在 sleep 模式下，芯片转为完全停止状态。
• 15 种按键控制模式，任意一个按键可设定任意一种控制模式；
• 配套 W588D　VioceChip 上位机软件，接口简单，使用方便。能极大限度的发挥出 W588E 语音单片机的各项功能；
• 简单的单片机编写方式，摆脱以往复杂繁琐的汇编思维；
• 最多可加载 500 段用于编辑的语音；
• 插入的静音时间范围 10ms～25min；
• 芯片复位时间 17ms；
• 串口发码时间 40us～4000us；
• 工作电压 DC2.8V～5.5V；
• 静态休眠电流小于 10uA；
• 按键触发时间 10ms；
• 支持加载 6K～22K 采样率音频；
• 支持 8 和弦 MIDI 播放。

2、芯片功能概述

W588D 是一款功能强大的可重复擦除烧写的语音单片机芯片。W588D 让语音芯片不再为控制方式而寻找合适的外围单片机电路，高度集成的单片机技术足于取代复杂的外围控制电路。配套 WT-APP 上位机操作软件可随意更换 W588D 语音单片机芯片的任何一种控制模式，把信息下载到 SPI-Flash 上即可。软件操作方式简洁易懂，撮合了语音组合技术，大大减少了语音编辑的时间。完全支持在线下载，即便是 W588D 通电的情况下，一样可以通过下载器给关联的 SPI-Flash 下载信息，给 W588D 电路复位一下，就能更新到刚下载进来的控制模式。

支持插入静音模式，插入静音不占用 SPI-Flash 内存的容量，一个地址位可插入 10ms～25min 的静音；

MP3 控制模式下，完全迎合市场上 MP3 的播放/暂停、停止、上一曲、下一曲、音量+、音量-等功能；

按键控制模式下触发方式灵活，可随意设置任意按键为脉冲可重复触发、脉冲不可重复触发、无效按键、电平保持不循环、电平保持可循环、非电平保持可循环、单键向前不循环、单键向后不循环、单键向前可循环、单键向后可循环、音量+、音量-、播放/暂停、停止、播放/停止等 15 种触发方式，最多可控制 10 个按键触发输出；

3×8 按键组合控制模式下能以脉冲可重复触发的方式触发 24 个地址位语音，所触发地址位语音可在 0～219 之间设置；

并口控制模式最多可用 8 个 I/O 口进行控制；

一线串口控制模式可通过发码端控制语音播放、停止、循环播放和音量大小，或者直接触发 0～219 地址位的任意语音，发码速度 600us～2000us；

三线串口控制模式和**三线串口控制 I/O 口扩展输出模式**之间可通过发码切换，三线串口控制模式下，能控制语音播放、停止、循环播放和音量大小，或者直接触发 0～219 地址位的任意语音，发码速度 40us～4000us 可调，三线串口控制 I/O 口扩展输出可以扩展输出 8 位，在两种模式下切换，能让上一个模式的最后一种状态保持着进入下一个模式。

PWM 和 DAC 输出方式，PWM 输出可直接推动 0.5W/8Ω的扬声器，DAC 输出外接功放，音质好。

应用范围广，几乎可以涉及到所有的语音场所，如报站器、报警器、提醒器、闹钟、学习机、智能家电、治疗仪、电子玩具、电讯、倒车雷达以及各种自动控制装置等场所，工艺上达到工业应用的要求。

3、芯片选型

型号	FLASH	I/O	封装形式	按键模式	并口模式	3×8 矩阵按键	MP3 模式	一线串口	三线串口
W500-16	16M	4	16PIN 模块	OK	——	——	OK	OK	OK
W500-28	16M	11	28PIN 模块	OK	OK	OK	OK	OK	OK
W588D-18DP	外挂	4	DIP18	OK	——	——	OK	OK	OK
W588D-20SS	外挂	4	SSOP20	OK	——	——	OK	OK	OK
W588D-32LQ	外挂	11	LQFP32	OK	OK	OK	OK	OK	OK

4、FLASH存储器及语音长度的关系

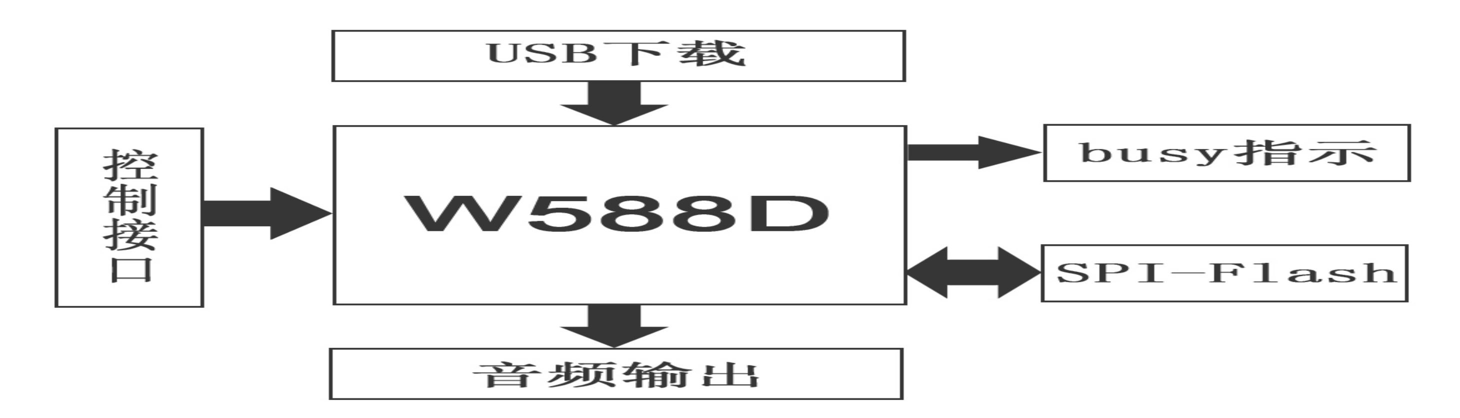
表内数据是在语音为 6K 采样率时计算所得出来的。

存储器容量	语音时间	存储器容量	语音时间	存储器容量	语音时间
1M	0S	4M	102S	16M	516S
2M	32S	8M	238S	32M	1054S

5、应用领域

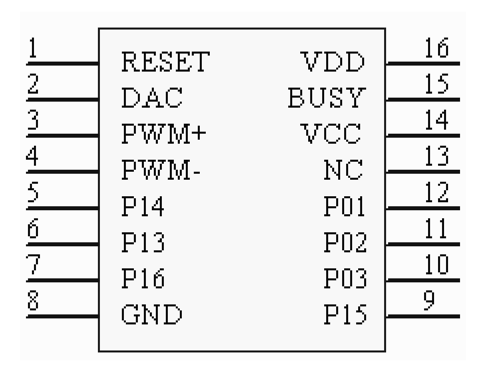
安防报警，公交报站，呼叫系统，录音笔，智能产品语音提示等

6、W588D应用方框图



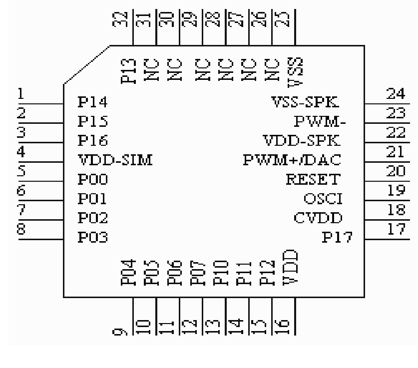
7、封装示意图

W588D 系列语音单片机的封装有 16PIN 模块、28PIN 模块、DIP18、SSOP20 和 LQFP32，适合应用于各种场合，其引脚简图如下图。

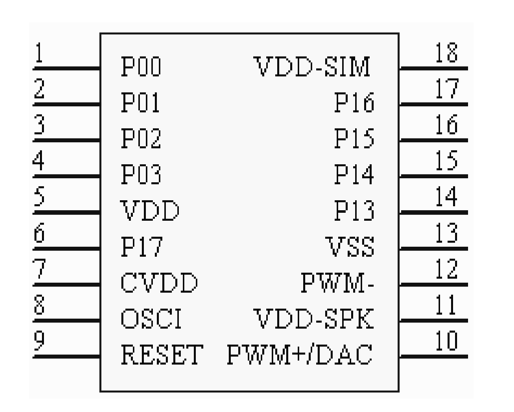


16PIN 模块

28PIN 模块



LQFP32



DIP18

1 P13
2 P14
3 P15
4 P16
5 VDD-SIM
6 P00
7 P01
8 P02
9 P03
10 VDD
NC 20
VSS-SPK 19
PWM- 18
VDD-SPK 17
PWM+/DAC 16
VSS 15
RESET 14
OSCI 13
CVDD 12
P17 11

SSOP20

8、脚位描述

8.1、16PIN模块封装引脚对应表

封装引脚	引脚标号	简述	功能描述
1	RESET	RESET	复位脚
2	PWM+/DAC	PWM+/DAC	PWM+/DAC 音频输出脚，视功能设置而定
3	PWM+/DAC	PWM+/DAC	PWM+/DAC 音频输出脚，视功能设置而定
4	PWM-	PWM-	PWM-音频输出脚
5	P14	DI	烧写程序输入脚
6	P13	DO	烧写程序输出脚
7	P16	CLK	烧写程序时钟脚
8	GND	GND	地线脚
9	P15	CS	烧写程序片选脚
10	P03	K3/CLK/DATA	按键/三线时钟/一线数据输入脚
11	P02	K2/CS	按键/三线片选输入脚
12	P01	K1/DATA	按键/三线数据输入脚
13	P00	K0	按键输入脚
14	VCC	VCC	存储器电源输入脚
15	BUSY	BUSY	语音播放忙信号输出脚
16	VDD	VDD	数字电源输入脚

8.2、28PIN模块封装引脚对应表

封装引脚	引脚标号	简述	功能描述
1	NC	NC	空
2	NC	NC	空
3	NC	NC	空
4	P10	K8/A8/R1	按键/并口地址/矩阵行输入脚/三线串口扩展输出地址口
5	P11	K9/R2	按键/矩阵行输入脚/三线串口扩展输出地址口
6	P12	R3	矩阵行输入脚/三线串口扩展输出地址口
7	RESET	RESET	复位脚
8	PWM+/DAC	PWM+/DAC	PWM+/DAC 音频输出脚，视功能设置而定
9	PWM+/DAC	PWM+/DAC	PWM+/DAC 音频输出脚，视功能设置而定
10	PWM-	PWM-	PWM-音频输出脚
11	P14	DI	烧写程序数据输入脚
12	P13	DO	烧写程序数据输出脚
13	P16	CLK	烧写程序时钟脚
14	GND	GND	地线脚
15	P15	CS	烧写程序片选脚
16	P03	K3/A3/L3/CLK/DATA	按键/并口地址/矩阵列/三线时钟/一线数据输入脚
17	P02	K2/A2/L2/CS	按键/并口地址/矩阵列/三线片选输入脚
18	P01	K1/A1/L1/DATA	按键/并口地址/矩阵列/三线数据输入脚
19	P00	K0/L0/SBT	按键/矩阵列/SBT 并口地址触发输入脚/三线串口扩展输出地址口
20	VCC	VCC	模拟电源输入脚
21	BUSY	BUSY	语音播放忙信号输出脚
22	VDD	VDD	数字电源输入脚
23	P04	K4/A4/L4	按键/并口地址/矩阵列输入脚/三线串口扩展输出地址口
24	P05	K5/A5/L5	按键/并口地址/矩阵列输入脚/三线串口扩展输出地址口
25	P06	K6/A6/L6	按键/并口地址/矩阵列输入脚/三线串口扩展输出地址口
26	P07	K7/A7/L7	按键/并口地址/矩阵列输入脚/三线串口扩展输出地址口
27	NC	NC	空
28	NC	NC	空

8.3、LQFP32 封装引脚对应表

封装引脚	引脚标号	简述	功能描述
1	P14	DI	存储器通讯数据输入脚
2	P15	CS	存储器通讯片选脚
3	P16	CLK	存储器通讯时钟脚
4	VDD-SIM	VDD-SIM	串口电源管理输入脚
5	P00	K0/L0/SBT	按键/矩阵列/SBT 并口地址触发输入脚/三线串口扩展输出地址口
6	P01	K1/A1/L1/DATA	按键/并口地址/矩阵列/三线数据输入脚
7	P02	K2/A2/L2/CS	按键/并口地址/矩阵列/三线片选输入脚
8	P03	K3/A3/L3/CLK/DATA	按键/并口地址/矩阵列/三线时钟/一线数据输入脚
9	P04	K4/A4/L4	按键/并口地址/矩阵列输入脚/三线串口扩展输出地址口
10	P05	K5/A5/L5	按键/并口地址/矩阵列输入脚/三线串口扩展输出地址口
11	P06	K6/A6/L6	按键/并口地址/矩阵列输入脚/三线串口扩展输出地址口
12	P07	K7/A7/L7	按键/并口地址/矩阵列输入脚/三线串口扩展输出地址口
13	P10	K8/A8/R1	按键/并口地址/矩阵行输入脚/三线串口扩展输出地址口
14	P11	K9/R2	按键/矩阵行输入脚/三线串口扩展输出地址口
15	P12	R3	矩阵行输入脚/三线串口扩展输出地址口
16	VDD	VDD	芯片电源输入脚
17	P17	BUSY	语音播放忙信号输出脚
18	CVDD	CVDD	VDD 电源调准脚
19	OSCI	OSCI	晶体震荡输入脚
20	RESET	RESET	复位脚
21	PWM+/DAC	PWM+/DAC	PWM+/DAC 音频输出脚，视功能设置而定
22	VDD-SPK	VDD-SPK	音频电源输入脚
23	PWM-	PWM-	PWM-音频输出脚
24	VSS-SPK	VSS-SPK	音频电源地线脚
25	VSS	VSS	地线脚
26	NC	NC	空
27	NC	NC	空
28	NC	NC	空
29	NC	NC	空
30	NC	NC	空
31	NC	NC	空
32	P13	DO	存储器通讯数据输出脚

8.4、DIP18 封装引脚对应表

封装引脚	引脚标号	简述	功能描述
1	P00	K0/SBT	按键/SBT 并口地址触发输入脚
2	P01	K1/A1/DATA	按键/并口地址/三线数据输入脚
3	P02	K2/A2/CS	按键/并口地址/三线片选输入脚
4	P03	K3/A3/CLK/DATA	按键/并口地址/三线时钟/一线数据输入脚
5	VDD	VDD	电源输入脚
6	P17	BUSY	语音播放忙信号输出脚
7	CVDD	CVDD	VDD 电源调准脚
8	OSCI	OSCI	晶体震荡输入脚
9	RESET	RESET	复位脚
10	PWM+/DAC	PWM+/DAC	PWM+/DAC 音频输出脚，视功能设置而定
11	VDD-SPK	VDD-SPK	音频电源输入脚
12	PMW-	PWM-	PWM-音频输出脚
13	VSS	VSS	地线脚
14	P13	DO	存储器通讯数据输出脚
15	P14	DI	存储器通讯数据输入脚
16	P15	CS	存储器通讯片选脚
17	P16	CLK	存储器通讯时钟脚
18	VDD-SIM	VDD-SIM	串口电源管理脚

8.5、SSOP20 封装引脚对应表

封装引脚	引脚标号	简述	功能描述
1	P13	DO	存储器通讯数据输出脚
2	P14	DI	存储器通讯数据输入脚
3	P15	CS	存储器通讯片选脚
4	P16	CLK	存储器通讯时钟脚
5	VDD-SIM	VDD-SIM	串口电源管理脚
6	P00	K0/SBT	按键/SBT 并口地址触发输入脚
7	P01	K1/A1/DATA	按键/并口地址/三线数据输入脚
8	P02	K2/A2/CS	按键/并口地址/三线片选输入脚
9	P03	K3/A3/CLK/DATA	按键/并口地址/三线时钟/一线数据输入脚
10	VDD	VDD	电源输入脚
11	P17	BUSY	语音播放忙信号输出脚
12	CVDD	CVDD	VDD 电源调准脚
13	OSCI	OSCI	晶体震荡输入脚
14	RESET	RESET	复位脚
15	VSS	VSS	地线脚
16	PWM+/DAC	PWM+/DAC	PWM+/DAC 音频输出脚，视功能设置而定
17	VDD-SPK	VDD-SPK	音频电源输入脚
18	PWM-	PWM-	PWM-音频输出脚
19	VSS-SPK	VSS-SPK	音频电源地线脚
20	NC	NC	空

9、引脚详细描述

K0～K9 的使用

K0～K9 被定义为 I/O 口按键触发控制端，所对应 I/O 口分别为 P00～P07、P10 和 P11。通过 K0～K9 拉低相关 I/O 口的电平或往相关 I/O 口输入脉冲，就可达到控制触发语音播放的效果。按键 K0～K9 的触发模式可以被设置为无效按键、脉冲可重复触发、脉冲不可重复触发、电平保持可循环、电平保持不循环、电平非保持不循环、上一曲不循环、下一曲不循环、上一曲可循环、下一曲可循环、停止、播放/暂停、音量+、音量-及播放/停止等 15 种触发方式。

按键模式：	P00→K0	P01→K1	P02→K2	P03→K3	P04→K4
	P05→K5	P06→K6	P07→K7	P10→K8	P11→K9

一线串口模式：	P00→K0	P04→K4	P07→K7
	P01→K1	P05→K5	P10→K8
	P02→K2	P06→K6	P11→K9

R1～R3、L0～L7 的使用

在 3×8 矩阵按键控制模式下I/O口被定义为R1～R3、L0～L7，R1～R3 为矩阵行输入口，L0～L7 为矩阵列输入口。当R和L输入口短接时，就可触发播放一段语音，3×8 矩阵按键模式下所有按键的触发方式被定义为脉冲可重复触发。矩阵的按键接线详见11.3、3×8 矩阵按键控制模式。

SBT 及 A1～A8 的使用

在并口控制模式下I/O口P00～P07、P10 被分别定义为SBT，A1～A8。SBT为语音触发试听脚，A1～A8 为地址位，分别又低到高。具体I/O口分配详见11.4、并口控制模式。

10、电气参数

（V_{DD} − V_{SS} = 4.5V, TA = 25°C，没有负载）

参数	标记	环境条件	最小值	典型值	最大值	单位
工作电压	V_{DD}	F_{sys}=8MHz	2.8		5.5	V
工作电流	I_{OP1}	没有负载	-	4.5	5.5	mA
停止电流	I_{DD2}	没有负载	-	1	2	uA
休眠模式电流	I_{OP2}	没有负载	-	650		uA
低电压输入	V_{IL}	所有引脚输入	V_{SS}	-	0.3V_{DD}	V
高电压输入	V_{IH}	所有引脚输入	0.7V_{DD}	-	V_{DD}	V
输入电流 BP1、BP2、RESET	I_{IN1}	V_{IN}=0V 上拉阻抗=500KΩ	-5	-9	-14	uA
输入电流 BP1、BP2、RESET	I_{IN2}	V_{IN}=0V 上拉电阻=150KΩ	-15	-30	-45	uA
输出电流（BP0）	I_{OL}	VDD=3V，VOUT=0.4V	8	12	-	mA
	I_{OH}	VDD=3V，VOUT=2.6V	-4	-6	-	mA
	I_{OL}	VDD=4.5V，VOUT=1.0V	-	25	-	mA
	I_{OH}	VDD=4.5V，VOUT=2.6V	-	-12	-	mA
输出电流（BP1）	I_{OL}	VDD=3V，VOUT=0.4V	4	10	-	mA
	I_{OH}	VDD=3V，VOUT=2.6V	-4	-6	-	mA
输出电流 PWM+/PWM-	I_{OL1}	RL=8Ω 【PWM+】--【RL】--【PWM-】	+200	-	-	mA
	I_{OH1}		-200	-	-	mA
DAC 最大电流	I_{DAC}	RL=100Ω	-2.4 -4.0	-3.0 -5.0	-3.6 -6.0	mA
上拉电阻测试	R_{PL}		75	150	225	

11、环境绝对极限参数

参数	标记	环境条件	额定值	单位
电源	V_{DD} – V_{SS}	–	-0.3～+7.0	V
输入电压	V_{IN}	所有输入	V_{SS}-0.3～V_{DD}+0.3	V
存储温度	TSTG	–	-55～+150	°C
使用温度	T_{OPR}	–	-40～+85	°C

12、控制模式

12.1、MP3 模式

MP3 模式下，W588D 语音单片机自动默认 6 个 I/O 口的功能，对应列表如下：

I/O 口	P00	P01	P02	P03	P04	P05
功能	停止	播放/暂停	下一曲	上一曲	VOL+	VOL-

12.2、按键控制模式

所定义的管脚可以直接触发芯片的一个功能，使芯片动作，每个管脚的触发方式可单独设置。按键控制模式的防抖时间为 10ms。按键触发模式下包括脉冲可重复触发、脉冲不可重复触发、电平保持可循环、电平保持不循环、非电平保持循环、单键向前不循环、单键向后不循环、单键向前可循环、单键向后可循环、无效按键、播放/暂停、停止、音量+、音量-以及播放/停止等 15 种触发方式。详细控制方法见如下触发时序图。

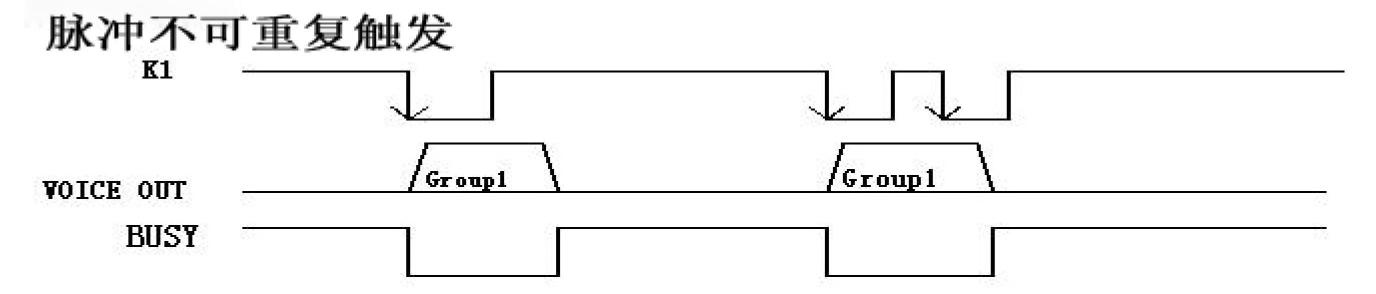
脉冲可重复触发

K1

VOICE OUT　Group1　Group1　Group1

BUSY

备注：负脉冲触发。当I/O口检测到有下降沿时（如，该I/O口对地短路一下），触发播放语音。在语音播放期间，再检测到下降沿，芯片会打断正在播放的语音，重新播放。只要有下降沿信号，就重新播放。



备注：负脉冲触发。当I/O口检测到有下降沿时（如，该I/O口对地短路一下），触发播放语音。在语音播放期间，再检测到下降沿时，芯片不动作。直到语音结束后，检测到的下降沿才有效。

电平保持可循环

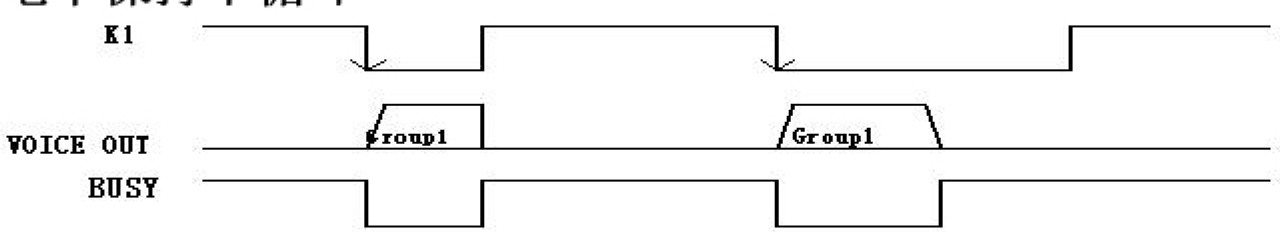
K1

VOICE OUT　Group1　Group1　Group1

BUSY

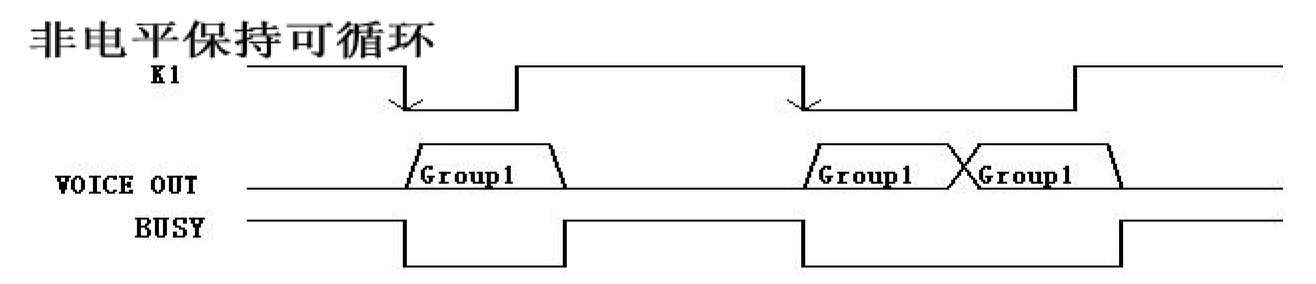
备注：当I/O口为低电平时，保持播放，高电平则停止。当第一遍结束后，还保持低电平，则继续重新播放，直到转变为高电平才停止。只要是低电平，则有声音；高电平，则没声音。

电平保持不循环



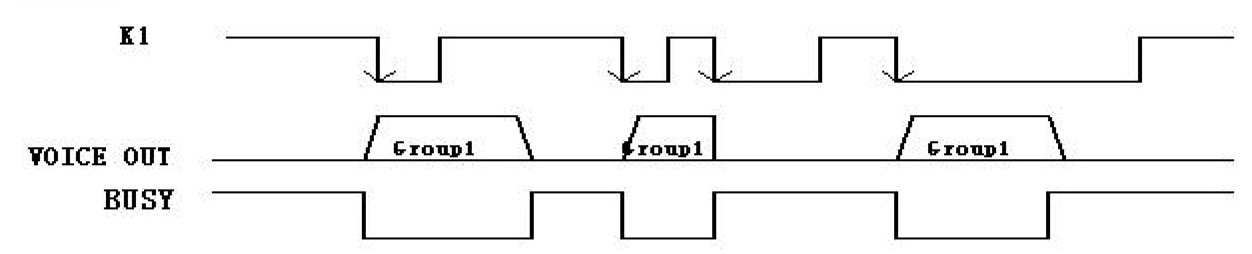
备注：电平触发。当I/O口为低电平时，保持播放，高电平则停止。当第一遍播放结束后，还保持低电平，也不会继续播放，触发后只播放一次就结束。如果需要重新播放，则需要让I/O口处于高电平，再拉为低电平，而后保持低电平即可。

非电平保持可循环



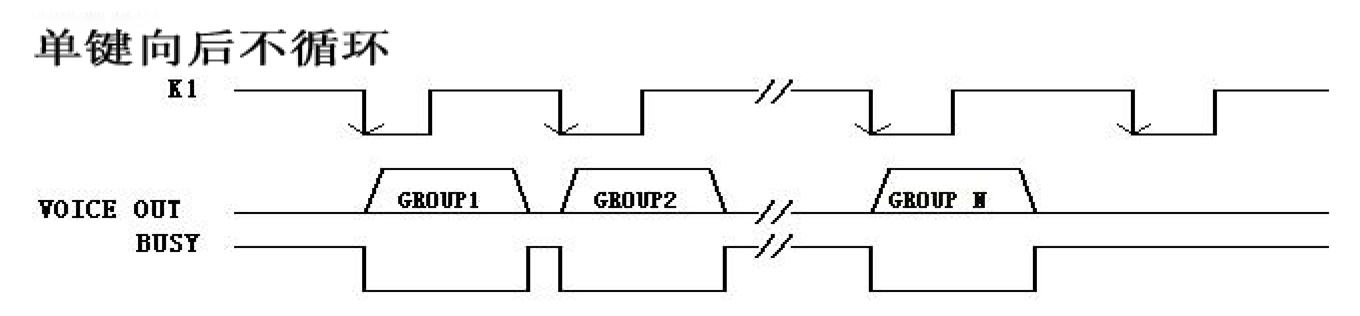
备注：脉冲/电平触发。当I/O口为低电平时，保持播放，播放过程中，就算是给高电平也不停止，直到语音播放结束。当第一遍结束后，如果还保持低电平，则会继续重复播放，只要不保持低电平且播放完当前语音后才停止。

播放/停止

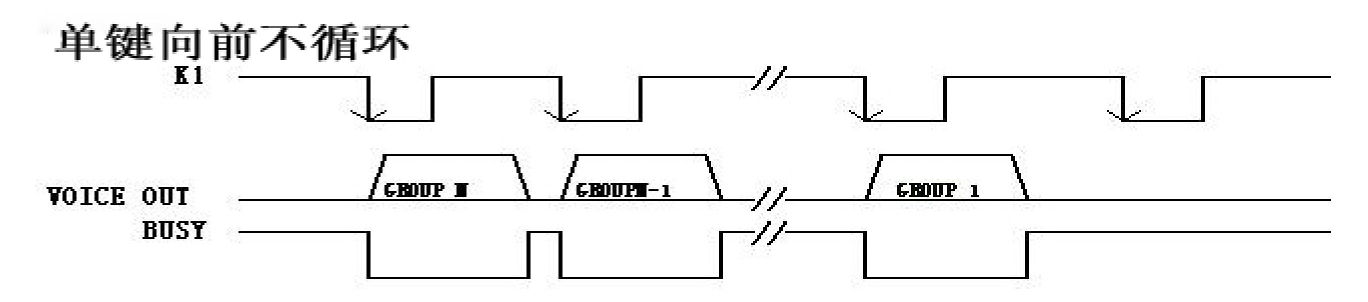


备注：脉冲触发。负脉冲开始播放，下一个负脉冲结束。不管声音是处于播放还是停止状态，都遵照这个规则。

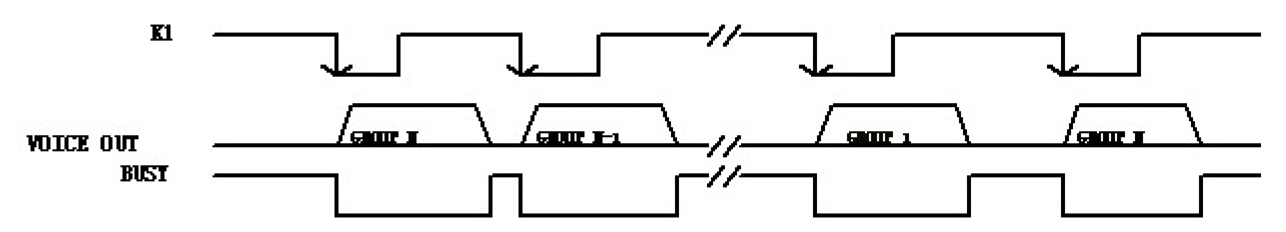
单键向后不循环



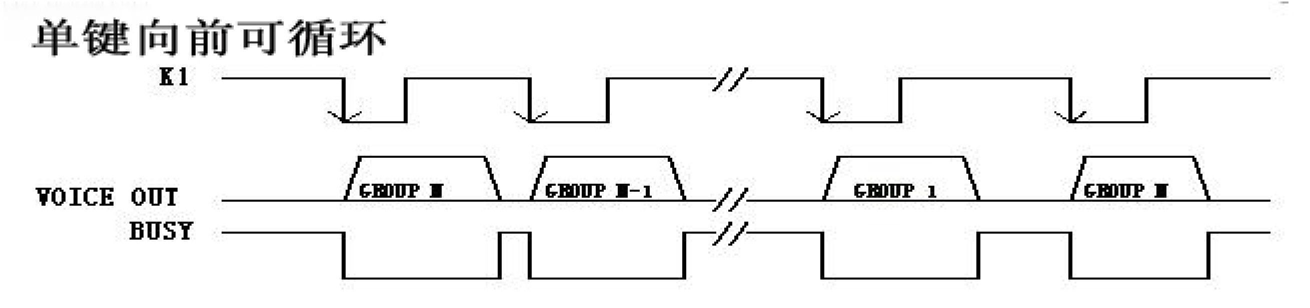
备注：脉冲触发。用一个按键触发播放声音。一个负脉冲触发播放一段，下一个负脉冲播放下一段，播放完最后一段，则不会再有声音。重复操作，只能播放到最后一段声音。



备注：脉冲触发。用一个按键触发播放语音。一个负脉冲触发播放一段语音，下一个负脉冲播放上一段语音，播放完最前一段，则不再向前触发播放语音。重复操作，只能播放到最前一段声音。



备注：脉冲触发。用一个按键触发播放语音。一个负脉冲触发播放一段语音，下一个脉冲触发播放下一段语音，重复操作，播放完最后一段语音，则会点播到第一段语音，如此循环触发播放语音。



备注：脉冲触发。用一个按键触发播放语音。一个负脉冲触发播放一段语音，下一个脉冲触发播放上一段语音，重复操作，播放完最前一段语音，则会点播到最后一段语音，如此循环触发播放语音。

12.3、3×8 矩阵按键控制模式

3×8按键组合模式下所有按键被默认为脉冲可重复触发方式，可以直接触发24段语音，各个按键所触发语音地址可定义。

I/O	P00	P01	P02	P03	P04	P05	P06	P07
P10	Key1	Key2	Key3	Key4	Key5	Key6	Key7	Key8
P11	Key9	Key10	Key11	Key12	Key13	Key14	Key15	Key16
P12	Key17	Key18	Key19	Key20	Key21	Key22	Key23	Key24

12.4、并口控制模式

并口模式，P00 被定义为 SBT 触发脚，通过改变地址位 An 来触发播放语音。并口模式下 W588D 语音单片机芯片的脚位元定义如下表。

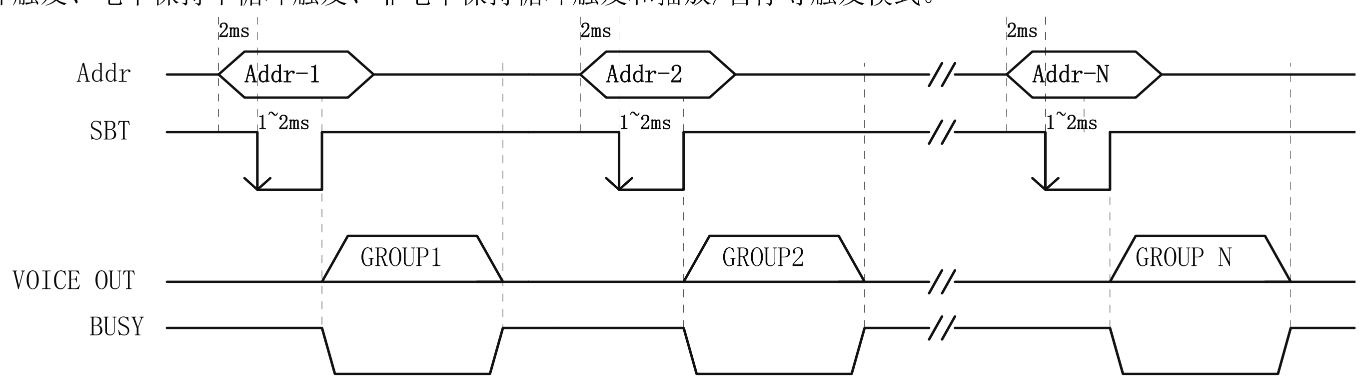
封装形式	管脚								
	P00	P01	P02	P03	P04	P05	P06	P07	P10
SOP28	SBT	A1	A2	A3	A4	A5	A6	A7	A8
SSOP28	SBT	A1	A2	A3	A4	A5	A6	A7	A8

12.4.1、语音地址对应列表

Group N	地址脚							
	A8	A7	A6	A5	A4	A3	A2	A1
Group0	0	0	0	0	0	0	0	0
Group1	0	0	0	0	0	0	0	1
Group2	0	0	0	0	0	0	1	0
……	……	……	……	……	……	……	……	……
Group217	1	1	0	1	1	0	0	1
Group218	1	1	0	1	1	0	1	0
Group219	1	1	0	1	1	0	1	1

12.4.2、控制时序图

先将地址置到相关的位置，然后触发放音脚 SBT，即可放音，SBT 脚的触发方式可被定义为脉冲可重复触发、脉冲不可重复触发、播放/停止、单键向前不循环触发、单键向后不循环触发、单键向前可循环触发、单键向后可循环触发、电平保持不可循环触发、电平保持不循环触发、非电平保持循环触发和播放/暂停等触发模式。



触发过程中，地址信号稳定时间为 2ms。

12.5、一线串口控制模式

通过一根数据线发送串口数据，时序协议位占空比数据位。一线串口可以实现控制语音播放、停止、音量调节和直接触发语音等功能。P00～P10 的按键可以选择屏蔽或者任意触发方式。

12.5.1、端口分配表

封装形式	芯片 I/O 口									
	P00	P01	P02	P03	P04	P05	P06	P07	P10	P11
SOP28	按键	按键	按键	DATA	按键	按键	按键	按键	按键	按键
SSOP28	按键	按键	按键	DATA	按键	按键	按键	按键	按键	按键

12.5.2、命令及语音码

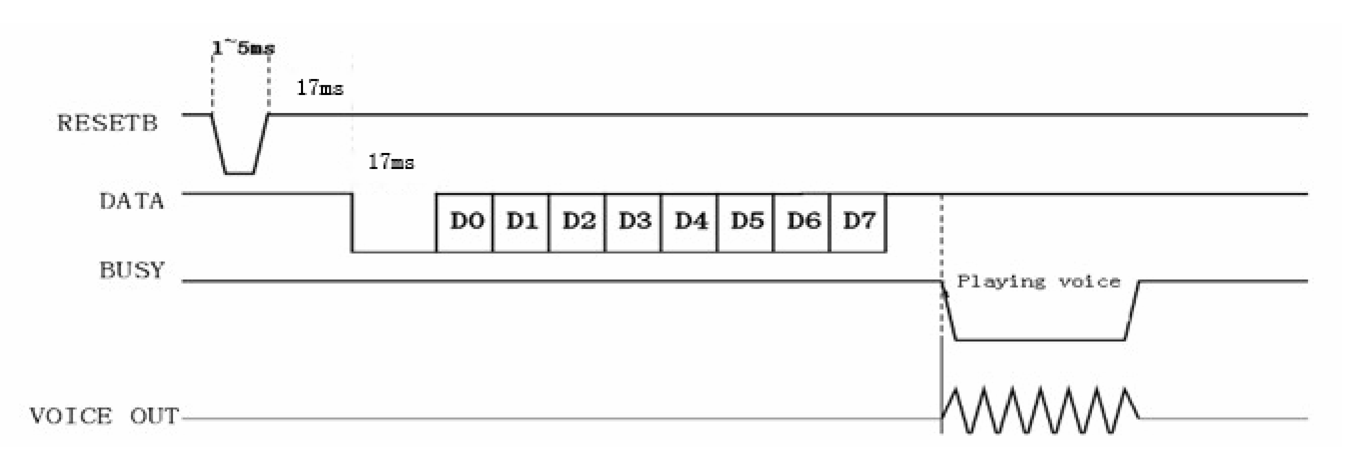
命令码	功能	描述
E0H～E7H	音量调节	在语音播放或者待机状态发此命令可以调节 8 级音量，E0H 最小，E7H 音量最大。
F2H	循环播放	在语音播放过程中发送此命令可循环播放当前地址语音。
FEH	停止语音播放	停止播放语音命令。

12.5.3、语音地址对应关系

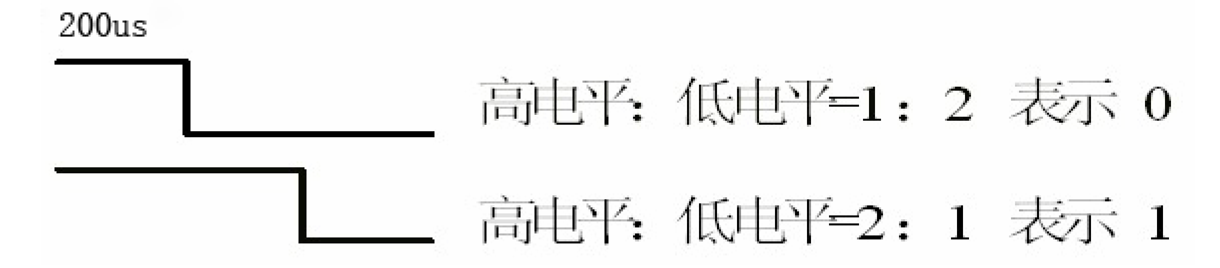
数据（十六进制）	功能
00H	播放第 0 段语音
01H	播放第 1 段语音
02H	播放第 2 段语音
……	……
D9H	播放第 217 段语音
DAH	播放第 218 段语音
DBH	播放第 219 段语音

12.5.4、控制时序图

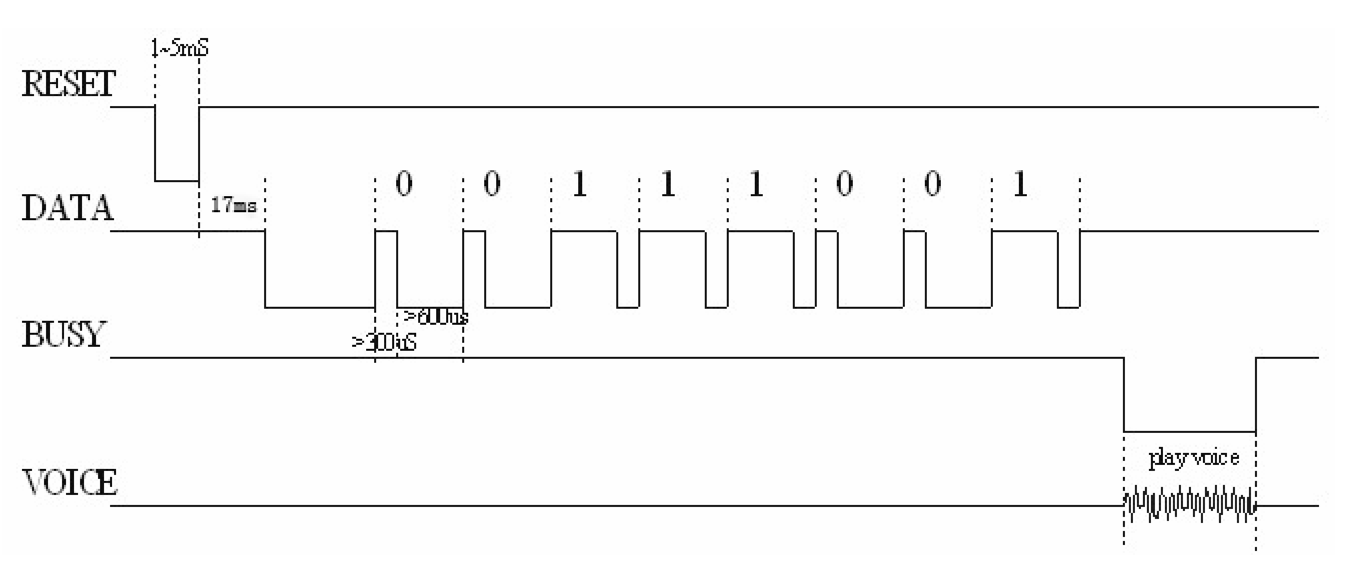
一线串口只通过一条数据通信线控制时序，依照电平占空比不同来代表不同的数据位。高电平与低电平数据占空比 1：2 即代表数据位 0，高电平于低电平数据位占空比为 2：1 代表数据位 1。高电平在前，低电平在后。详细时序请见下图：



说明：RESETB 为复位信号，发数据前对芯片进行复位，在电池供电的情况下可不加此信号。DATA 为一线串口数据通信线，复位芯片稳定后先拉低 5ms 以唤醒芯片，低位在前，BUSY 为语音芯片忙信号输出，数据成功发送后等待 1ms，BUSY 输出将作出响应。数据位占空比对应详见下图。



例如，在一线串口控制模式下，发送数据 9CH 的时序参见下图：



12.5.5、程序范例

主控单片机：PIC16F54，时钟主频 4MHz

```
Send oneline(unsigned char addr)
 {
rst=0;                 /*reset the chip */
delay1ms(2);           /*delay 1ms to 5ms */
rst=1;
delay1ms(6);           /*delay 6ms */
sda=0;
delay1ms(5);           /* delay 5ms */
for(i=0;i<8;i++)
 {   sda=1;
if(addr & 1)
 {delay1us(600);       /* 600us */
sda=0;
delay1us(300);}        /* 300us */
else {
delay1us(300);         /* 300us */
sda=0;
delay1us(600); }       /* 600us */
addr>>=1; }
sda=1; }
```

12.6、三线串口控制模式

三线串口控制模式由三条通信线组成，分别是片选 CS，数据 DATA，时钟 SCK，时序仿照标准 SPI 通信方式。通过三线串口可以实现语音芯片命令控制、语音播放。三线串口模式下，所有按键均无效。

12.6.1、端口分配方式

封装方式	芯片 I/O 口									
	P00	P01	P02	P03	P04	P05	P06	P07	P10	P11
SOP28	--	DATA	CS	SCK	--	--	--	--	--	--
SSOP28	--	DATA	CS	SCK	--	--	--	--	--	--

12.6.2、语音及命令码对应表

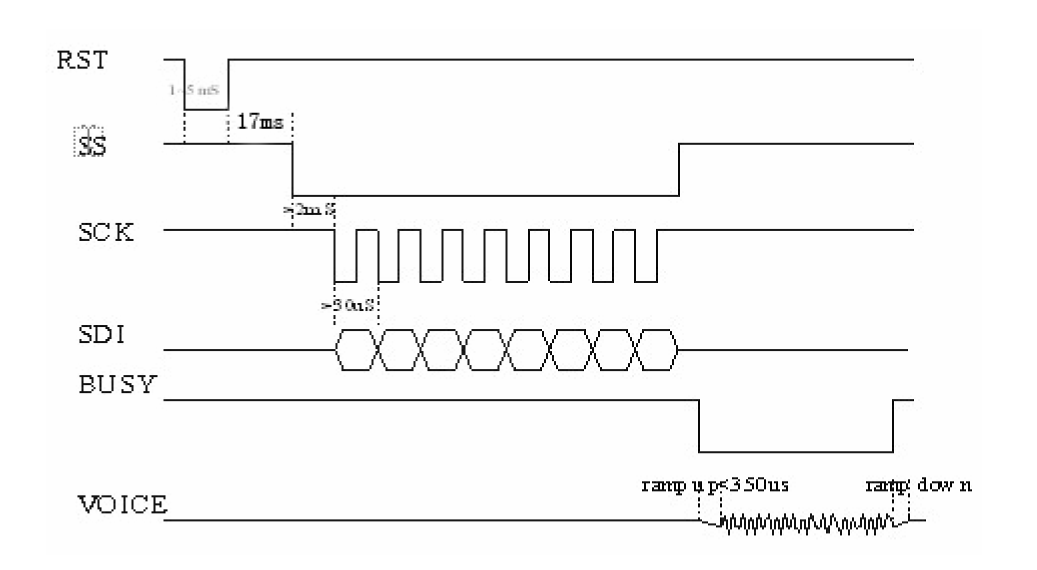
命令码	功能	描述
E0H～E7H	音量调节	在语音播放或者待机状态发此命令可以调节 8 级音量，E0H 最小，E7H 音量最大。
F2H	循环播放	在语音播放过程中发送此命令可循环播放当前地址语音。
FEH	停止语音播放	停止播放语音命令。

12.6.3、语音地址对应关系

数据（十六进制）	功能
00H	播放第 0 段语音
01H	播放第 1 段语音
02H	播放第 2 段语音
……	……
D9H	播放第 217 段语音
DAH	播放第 218 段语音
DBH	播放第 219 段语音

12.6.4、三线串口控制时序

三线串口控制模式由片选 CS、时钟 SCK 和数据 DATA 脚组成，时序仿照标准 SPI 通信方式，复位信号在发码前先拉低 1ms～5ms，然后拉高等待 5ms。工作时 RESET 需要一直保持高电平。片选信号 CS 拉低 2ms～10ms 以唤醒语音单片机 W588D，接收数据低位在先，在时钟的上升沿接收数据。时钟周期介于 40us～2ms 之间。数据成功接收后，语音播放忙信号 BUSY 输出在 1ms 之后做出响应。详细时序图如下。



12.6.5、程序范例

（主控单片机 PIC16F54，系统频率 4MHz）

```
Send threelines(unsigned char addr)
 {rst=0;
delay1ms(2);rst=1;
delay1ms(5);            /* 5ms */
cs=0;
delay1ms(2);
for(i=0;i<8;i++)
 {   scl=0;
if(addr & 1)sda=1;
else sda=0;
addr>>=1;
delay1us(30);           /* 30us */
scl=1;
delay1us(30);    }
cs=1;}
```

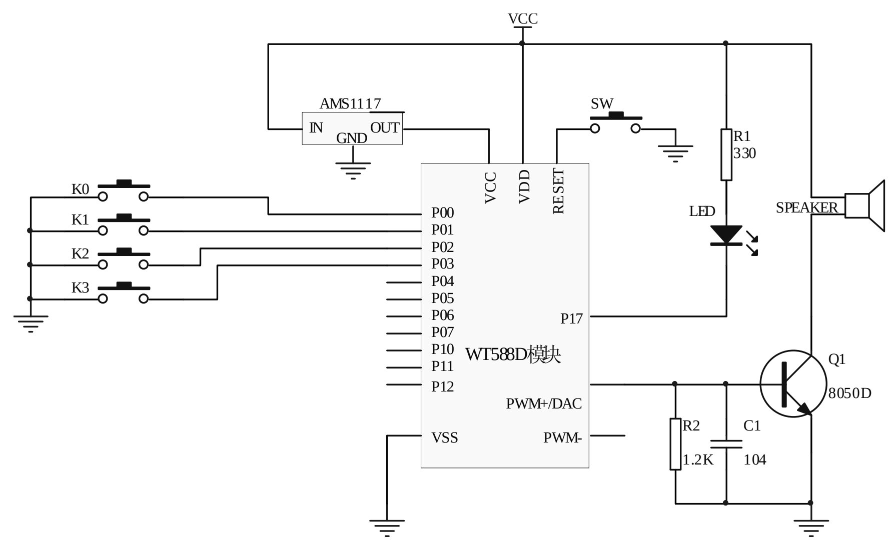
13、典型应用电路

典型应用电路分 W588D 系列语音模块和 W588D 系列语音芯片方案这两部分，W588D 系列语音模块外部电路简单，适合用于小量生产、开发试验和教学示范等场所中，W588D 系列语音芯片体积小，能被巧妙的应用在大批量投产和芯片功能拓展等场所中。

13.1、W588D系列语音模块部分

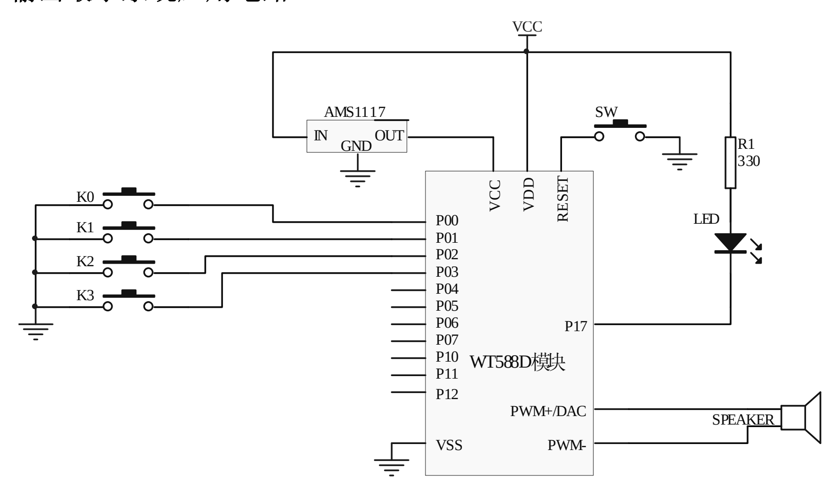
PWM 输出时，可以直接推动 0.5W/8Ω扬声器，如需要外接功放，必须要选择 DAC 输出模式。

13.1.1、W588D语音模块DAC输出最小系统应用电路



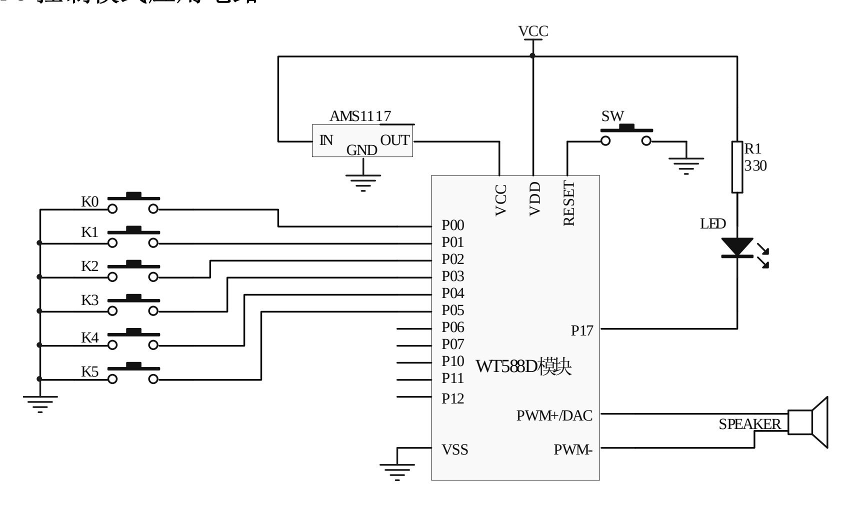
电路说明：按键工作模式，选取 I/O 口 P00、P01、P02、P03 作为触发口，在 W588D 语音模块上烧写语音程序时，把触发口的按键定义为可触发播放的触发方式，就可进行工作。P17 端为 BUSY 忙信号输出端，可设置为播放状态 LED 点亮和播放状态 LED 熄灭。W588D 模块的 VCC 输入端的电压要保证在 2.8V～3.5V，模块 VCC 的电压如果大于 3.5V，有可能会导致模块内部的存储器烧坏。

13.1.2、W588D语音模块PWM输出最小系统应用电路



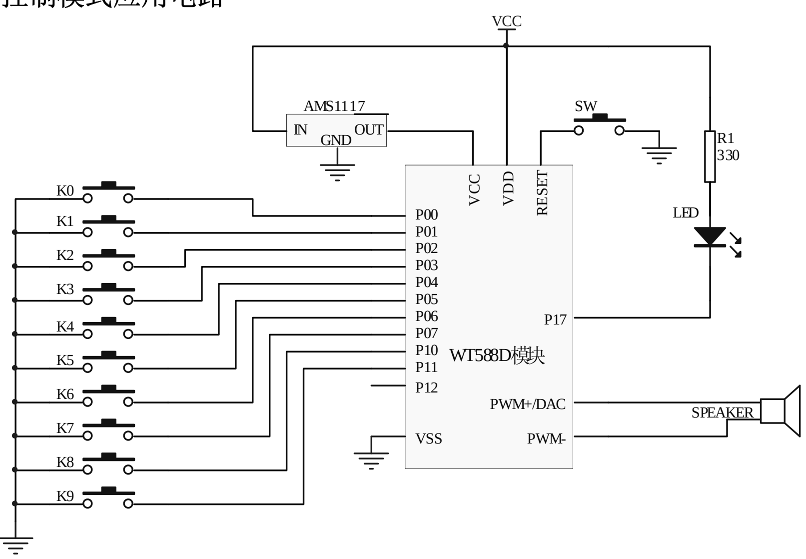
电路说明：按键工作模式，选取 I/O 口 P00、P01、P02、P03 作为触发口，在 W588D 语音模块上烧写语音程序时，把触发口的按键定义为可触发播放的触发方式，就可进行工作。P17 端为 BUSY 忙信号输出端，可设置为播放状态 LED 点亮和播放状态 LED 熄灭。W588D 模块的 VCC 输入端的电压要保证在 2.8V～3.5V，模块 VCC 的电压如果大于 3.5V，有可能会导致模块内部的存储器烧坏。PWM 输出端禁止接电容到地或直接接地，PWM+/DAC 和 PWM-端谨防短路。

13.1.3、W588D语音模块MP3 控制模式应用电路



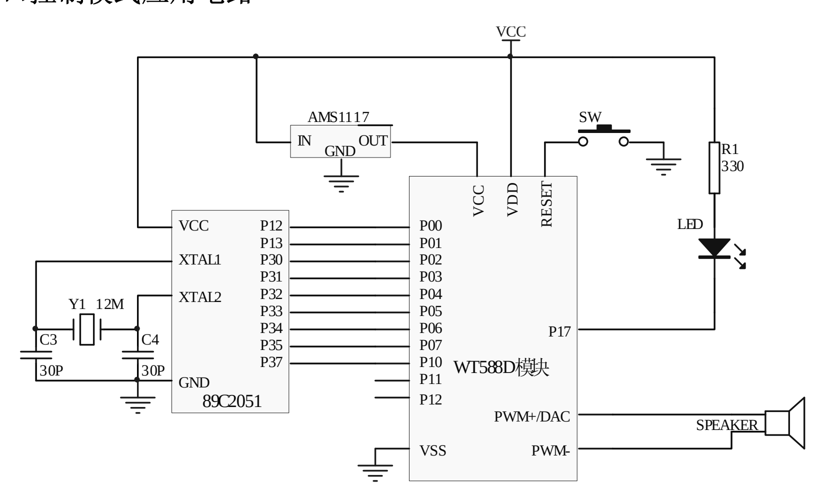
电路说明：用上位机软件对W588D语音模块烧写语音程序时，选择MP3 控制模式。I/O口P00、P01、P02、P03、P04、P05 被定义为触发口，并默认为固定的触发方式，各I/O口所对应的按键K0 为停止、K1 为播放/暂停、K2 为上一曲、K3 为下一曲、K4 为音量+、K5 为音量-。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。W588D模块的VCC输入端的电压要保证在 2.8V～3.5V，模块VCC的电压如果大于 3.5V，有可能会导致模块内部的存储器烧坏。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音模块DAC输出最小系统应用电路。

13.1.4、W588D语音模块按键控制模式应用电路



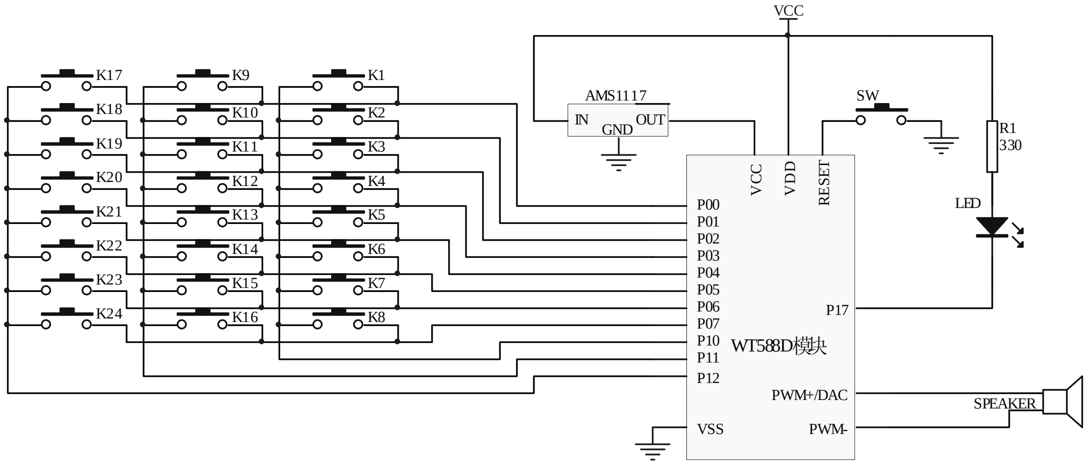
电路说明：用上位机软件对W588D语音模块烧写语音程序时，选择按键控制模式。I/O口P00、P01、P02、P03、P04、P05、P06、P07、P10、P11 被定义为触发口，由各I/O口相对应的按键K0～K9 分别触发，可随意被定义为各个触发方式。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。W588D模块的VCC输入端的电压要保证在 2.8V～3.5V，模块VCC的电压如果大于 3.5V，有可能会导致模块内部的存储器烧坏。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音模块DAC输出最小系统应用电路。

13.1.5、W588D语音模块并口控制模式应用电路



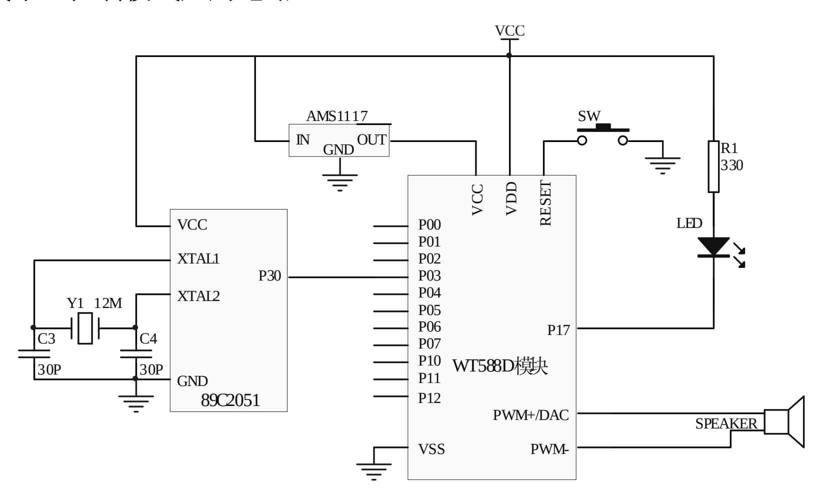
电路说明：用上位机软件对W588D语音模块烧写语音程序时，选择并口控制模式。I/O口P00 被定义为SBT语音触发口，可定义为脉冲可重复触发等可触发语音播放的触发方式。P01、P02、P03、P04、P05、P06、P07、P10 为地址口，地址位从P01→P10 分别为从低到高。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。W588D模块的VCC输入端的电压要保证在 2.8V～3.5V，模块VCC的电压如果大于 3.5V，有可能会导致模块内部的存储器烧坏。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音模块DAC输出最小系统应用电路。

13.1.6、W588D语音模块 3×8 矩阵按键控制模式应用电路



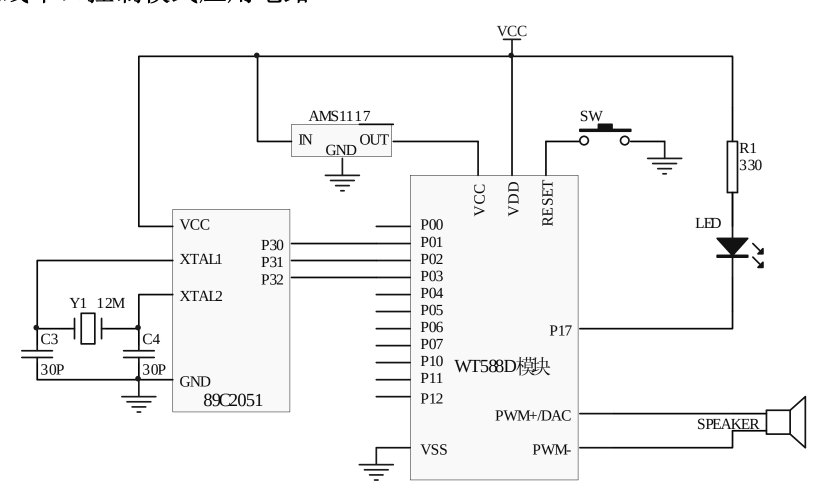
电路说明：用上位机软件对W588D语音模块烧写语音程序时，选择 3×8 矩阵按键控制模式。I/O口P10、P11、P12 被分别定义为矩阵列R1、R2、R3 的输入口，P00、P01、P02、P03、P04、P05、P06、P07 被分别定义为矩阵行L1、L2、L3、L4、L5、L6、L7 的输入口，用K1 短接P00 跟P10 可触发第一段地址的语音。详细触发方式见上图。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。W588D模块的VCC输入端的电压要保证在 2.8V～3.5V，模块VCC的电压如果大于 3.5V，有可能会导致模块内部的存储器烧坏。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音模块DAC输出最小系统应用电路。

13.1.7、W588D语音模块一线串口控制模式应用电路



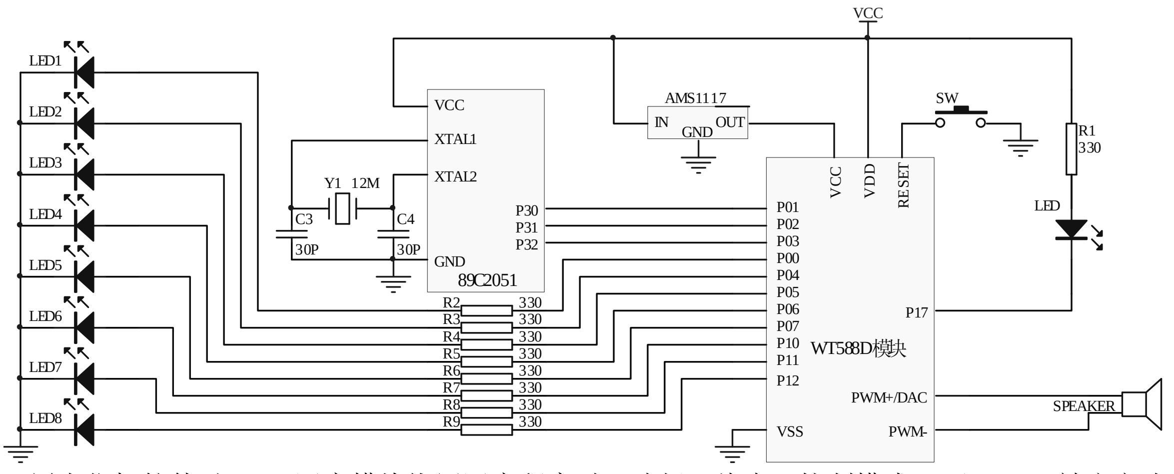
电路说明：用上位机软件对W588D语音模块烧写语音程序时，选择一线串口控制模式。I/O口P03 被定义为DATA数据输入口，单片机通过DATA数据口对W588D语音模块进行控制。其他I/O口P00、P01、P02、P04、P05、P06、P07、P10、P11 均可当做按键使用，详细可见W588D语音模块按键控制模式应用电路。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。W588D模块的VCC输入端的电压要保证在 2.8V～3.5V，模块VCC的电压如果大于 3.5V，有可能会导致模块内部的存储器烧坏。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音模块DAC输出最小系统应用电路。

13.1.8、W588D语音模块三线串口控制模式应用电路



电路说明：用上位机软件对WT588D语音模块烧写语音程序时，选择三线串口控制模式。I/O口P01 被定义为DATA数据口，P02 为CS片选口，P03 为CLK时钟口，单片机可通过三个控制口对W588D语音模块进行控制。三线串口控制模式下，P00、P04、P05、P06、P07、P10、P11、P12 均无效。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。W588D模块的VCC输入端的电压要保证在 2.8V～3.5V，模块VCC的电压如果大于 3.5V，有可能会导致模块内部的存储器烧坏。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音模块DAC输出最小系统应用电路。

13.1.9、W588D语音模块三线串口控制I/O口扩展输出模式应用电路

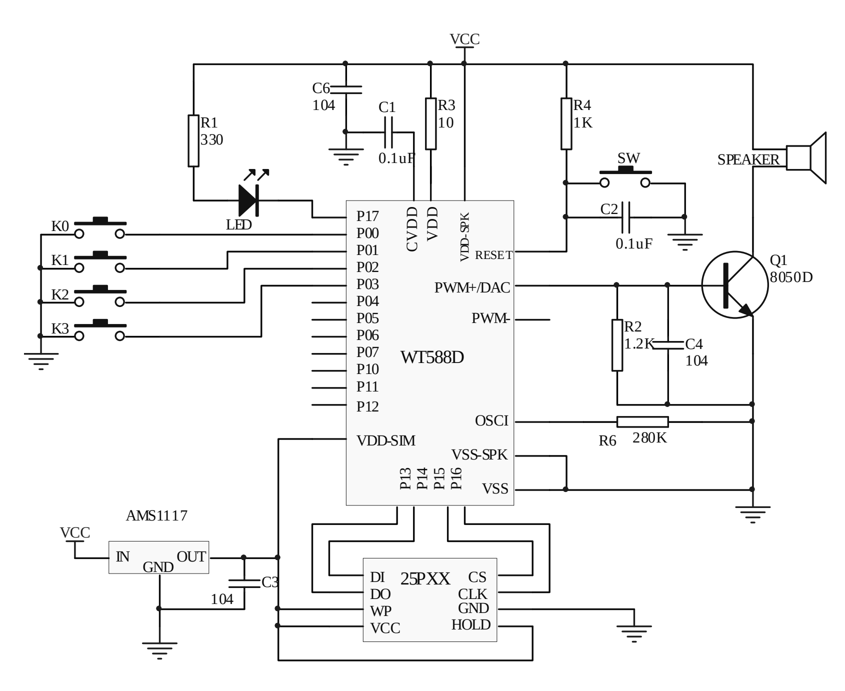


电路说明：用上位机软件对W588D语音模块烧写语音程序时，选择三线串口控制模式。I/O口P01 被定义为DATA数据口，P02 为CS片选口，P03 为CLK时钟口，单片机可通过三个控制口对W588D语音模块进行控制。单片机向W588D语音模块发送十六进制数据F5，从三线串口控制模式切换为三线串口控制I/O口扩展输出模式，并保持在三线串口控制模式下的最后一次工作状态。在三线串口控制I/O口扩展输出模式下，发送十六进制数据F6，可切换到三线串口控制模式，并保持着在三线串口控制I/O口扩展输出模式下最后一次工作状态。三线串口控制I/O口扩展输出模式下，P00、P04、P05、P06、P07、P10、P11、P12 为地址位输出，扩展输出为 2 进制，共 256 个扩展输出地址。地址位P00→P12 由低到高。由单片机发送数据控制。I/O口输出电压几乎等于模块的输入电压，可以通过继电器等控制器件对家用电器进行控制。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。W588D模块的VCC输入端的电压要保证在 2.8V～3.5V，模块VCC的电压如果大于 3.5V，有可能会导致模块内部的存储器烧坏。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音模块DAC输出最小系统应用电路。

13.2、W588D语音芯片方案部分

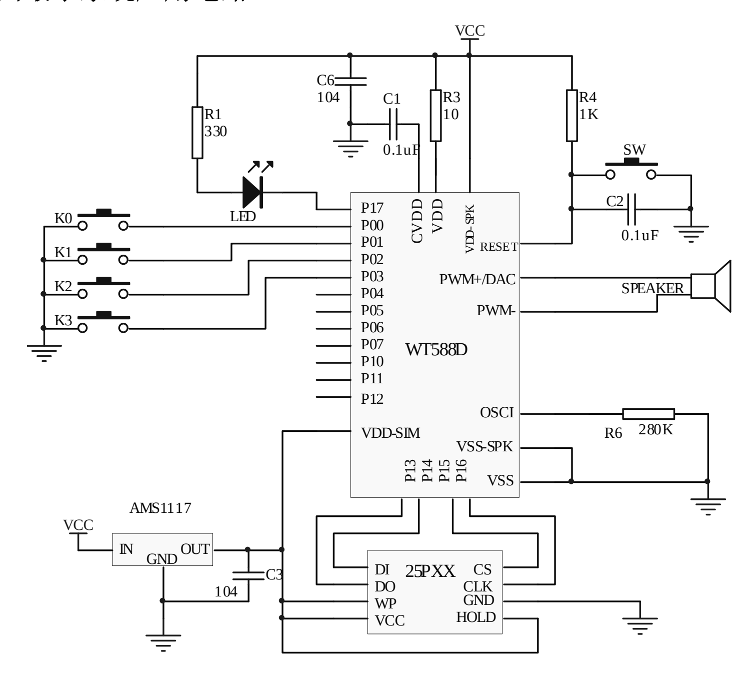
PWM 输出时，可以直接推动 0.5W/8Ω扬声器，如需要外接功放，必须要选择 DAC 输出模式。

13.2.1、W588D语音芯片DAC输出最小系统应用电路



电路说明：按键工作模式，选取 I/O 口 P00、P01、P02、P03 作为触发口，在 SPI-FLASH 存储器上烧写语音程序时，把触发口的按键定义为可触发播放的触发方式，就可进行工作。P17 端为 BUSY 忙信号输出端，可设置为播放状态 LED 点亮和播放状态 LED 熄灭。SPI-FLASH 存储器 25PXX 的电压范围为要保证在 2.8V～3.5V，VDD-SIM 为 W588D 语音芯片的串口电源管理输入端，将 25PXX 的 VCC 连接到此端，可自动平衡 W588D 跟 25PXX 之间的串口电压。

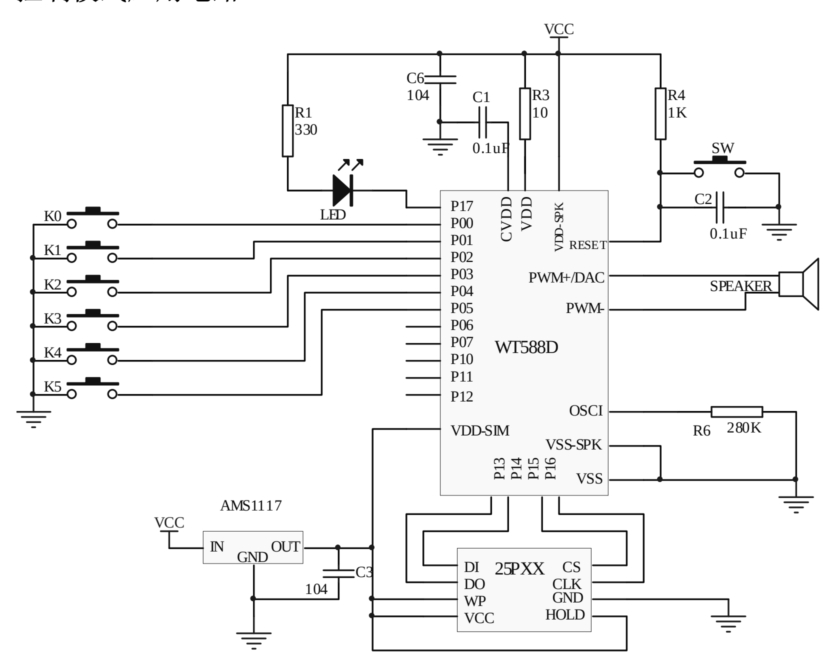
13.2.2、W588D语音芯片PWM输出最小系统应用电路



电路说明：按键工作模式，选取 I/O 口 P00、P01、P02、P03 作为触发口，在 SPI-FLASH 存储器上烧写语音程序时，把触发口的按键定义为可触发播放的触发方式，就可进行工作。P17 端为 BUSY 忙信号输出端，可设置为播放状态 LED 点亮和播放状态 LED 熄灭。SPI-FLASH 存储器 25PXX 的电压范围为要保证在 2.8V～3.5V，VDD-SIM 为 W588D 语音芯片的串口电源管理输

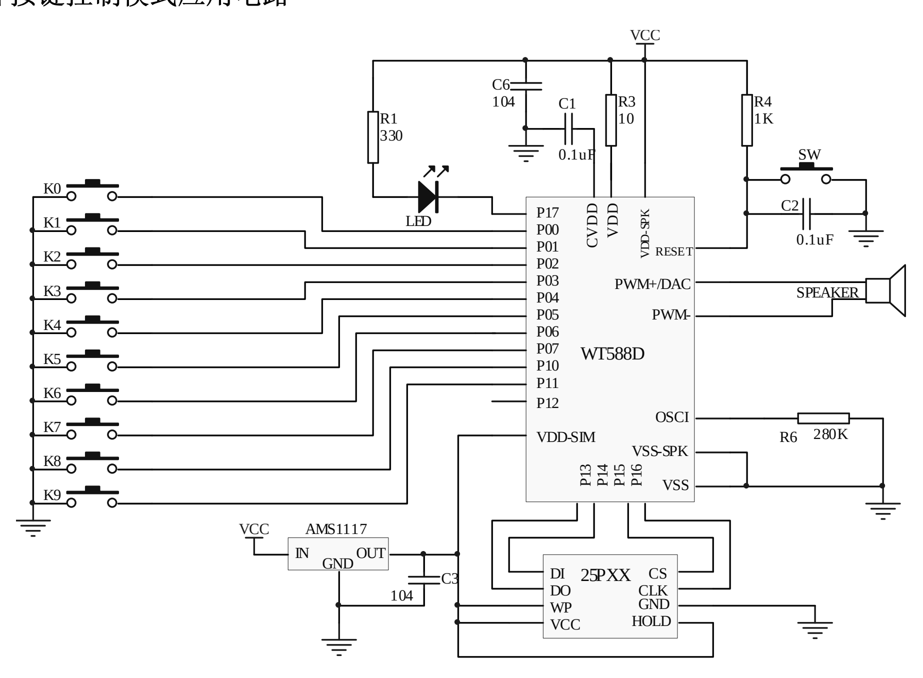
入端，将 25PXX 的 VCC 连接到此端，可自动平衡 W588D 跟 25PXX 之间的串口电压。PWM 输出端禁止接电容到地或直接接地，PWM+/DAC 和 PWM-端谨防短路。

13.2.3、W588D语音芯片MP3 控制模式应用电路



电路说明：用上位机软件对SPI-FLASH存储器 25PXX烧写语音程序时，选择MP3 控制模式。I/O口P00、P01、P02、P03、P04、P05 被定义为触发口，并默认为固定的触发方式，各I/O口所对应的按键K0 为停止、K1 为播放/暂停、K2 为上一曲、K3 为下一曲、K4 为音量+、K5 为音量-。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。SPI-FLASH存储器 25PXX的电压范围为要保证在 2.8V～3.5V，VDD-SIM为W588D语音芯片的串口电源管理输入端，将 25PXX的VCC连接到此端，可自动平衡W588D跟 25PXX之间的串口电压。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音芯片DAC输出最小系统应用电路。

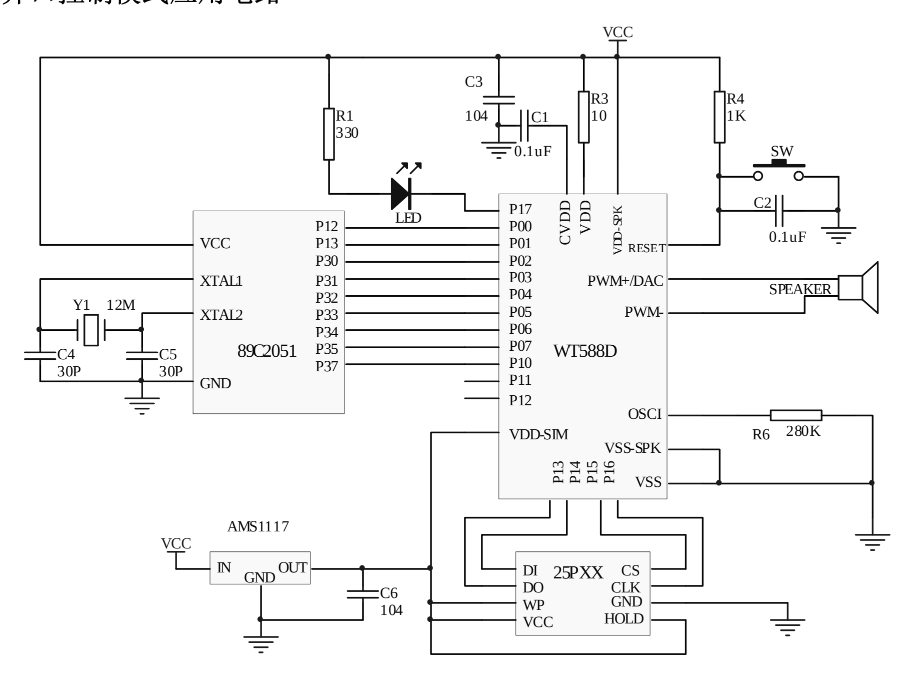
13.2.4、W588D语音芯片按键控制模式应用电路



电路说明：用上位机软件对SPI-FLASH存储器 25PXX烧写语音程序时，选择按键控制模式。I/O口P00、P01、P02、P03、

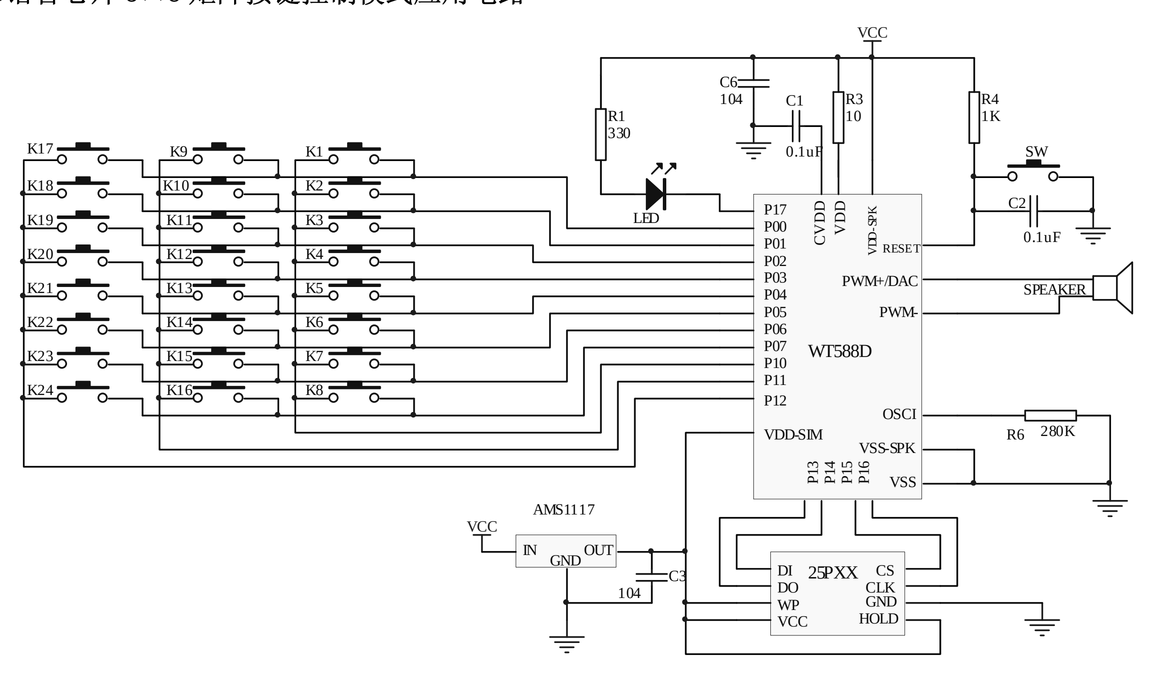
P04、P05、P06、P07、P10、P11 被定义为触发口，由各I/O口相对应的按键K0～K9 分别触发，可随意被定义为各个触发方式。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。SPI-FLASH存储器 25PXX的电压范围为要保证在 2.8V～3.5V，VDD-SIM为W588D语音芯片的串口电源管理输入端，将 25PXX的VCC连接到此端，可自动平衡W588D跟 25PXX之间的串口电压。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音芯片DAC输出最小系统应用电路。

13.2.5、W588D语音芯片并口控制模式应用电路



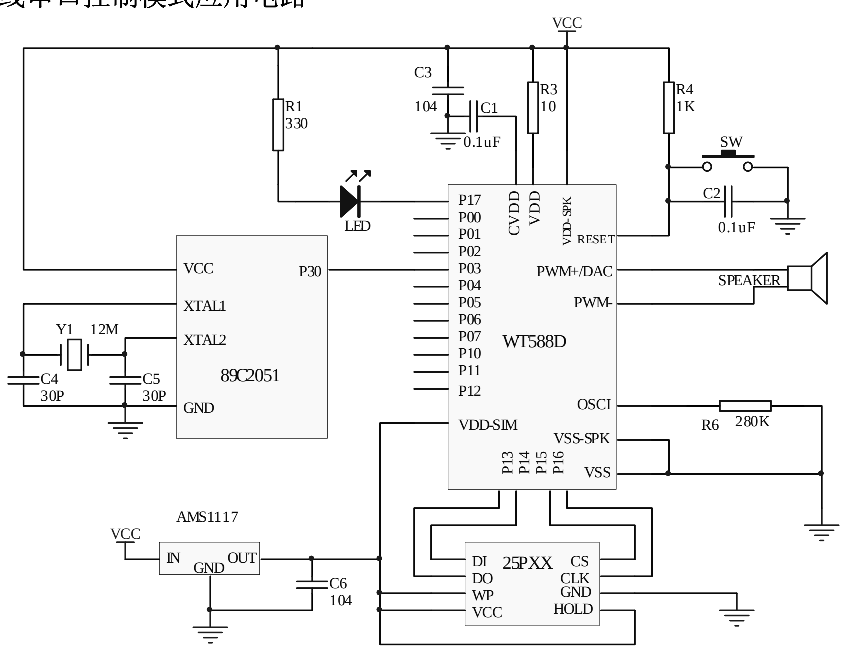
电路说明：用上位机软件对SPI-FLASH存储器 25PXX烧写语音程序时，选择并口控制模式。I/O口P00 被定义为SBT语音触发口，可定义为脉冲可重复触发等可触发语音播放的触发方式。P01、P02、P03、P04、P05、P06、P07、P10 为地址口，地址位从P01→P10 分别为从低到高。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。SPI-FLASH存储器 25PXX的电压范围为要保证在 2.8V～3.5V，VDD-SIM为WT588D语音芯片的串口电源管理输入端，将 25PXX的VCC连接到此端，可自动平衡W588D跟 25PXX之间的串口电压。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音芯片DAC输出最小系统应用电路。

13.2.6、W588D语音芯片 3×8 矩阵按键控制模式应用电路



电路说明：用上位机软件对SPI-FLASH存储器 25PXX烧写语音程序时，选择 3×8 矩阵按键控制模式。I/O口P10、P11、P12 被分别定义为矩阵列R1、R2、R3 的输入口，P00、P01、P02、P03、P04、P05、P06、P07 被分别定义为矩阵行L1、L2、L3、L4、L5、L6、L7 的输入口，用K1 短接P00 跟P10 可触发第一段地址的语音。详细触发方式见上图。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。SPI-FLASH存储器 25PXX的电压范围为要保证在 2.8V～3.5V，VDD-SIM为W588D语音芯片的串口电源管理输入端，将 25PXX的VCC连接到此端，可自动平衡W588D跟 25PXX之间的串口电压。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音芯片DAC输出最小系统应用电路。

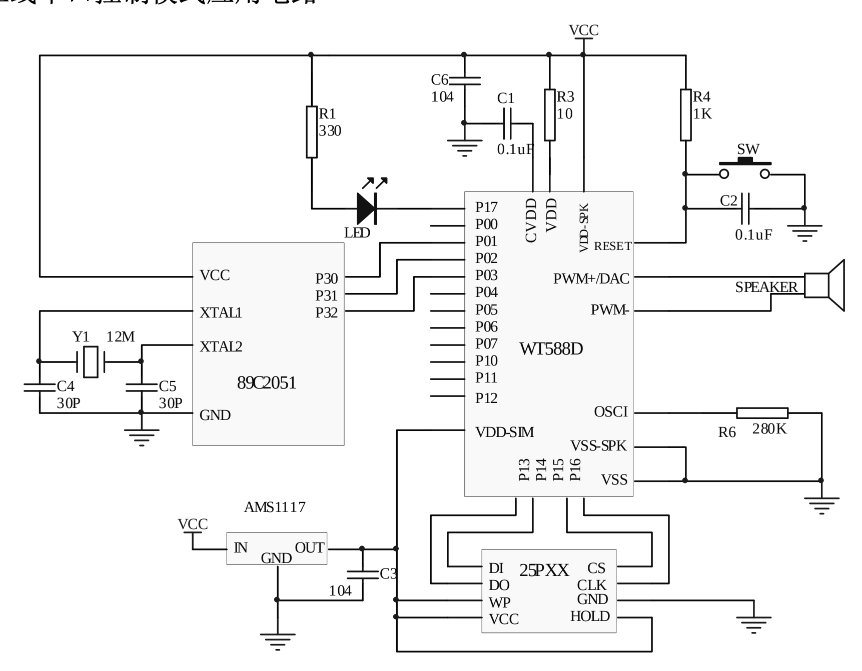
13.2.7、W588D语音芯片一线串口控制模式应用电路



电路说明：用上位机软件对SPI-FLASH存储器 25PXX烧写语音程序时，选择一线串口控制模式。I/O口P03 被定义为DATA数据输入口，单片机通过DATA数据口对W588D语音模块进行控制。其他I/O口P00、P01、P02、P04、P05、P06、P07、P10、P11

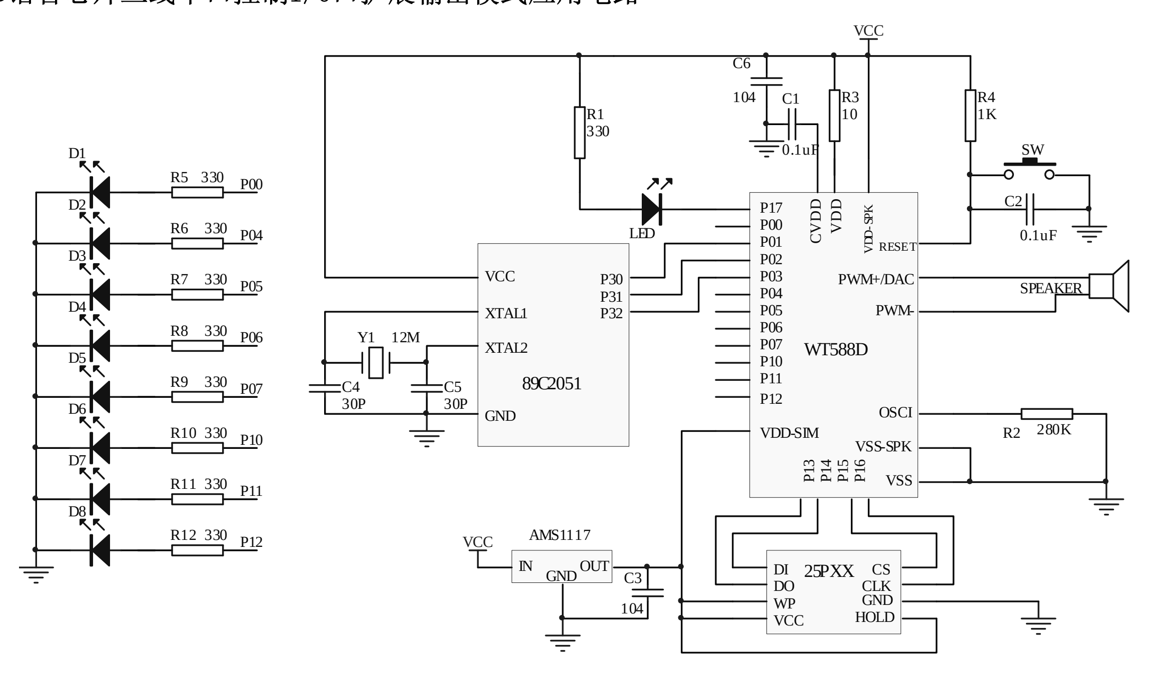
均可当做按键使用，详细可见W588D语音芯片按键控制模式应用电路。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。SPI-FLASH存储器 25PXX的电压范围为要保证在 2.8V～3.5V，VDD-SIM为W588D语音芯片的串口电源管理输入端，将 25PXX的VCC连接到此端，可自动平衡WT588D跟 25PXX之间的串口电压。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音芯片DAC输出最小系统应用电路。

13.2.8、W588D语音芯片三线串口控制模式应用电路



电路说明：用上位机软件对SPI-FLASH存储器 25PXX烧写语音程序时，选择三线串口控制模式。I/O口P01 被定义为DATA数据口，P02 为CS片选口，P03 为CLK时钟口，单片机可通过三个控制口对W588D语音模块进行控制。三线串口控制模式下，P00、P04、P05、P06、P07、P10、P11、P12 均无效。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。SPI-FLASH存储器 25PXX的电压范围为要保证在 2.8V～3.5V，VDD-SIM为W588D语音芯片的串口电源管理输入端，将 25PXX的VCC连接到此端，可自动平衡WT588D跟 25PXX之间的串口电压。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音芯片DAC输出最小系统应用电路。

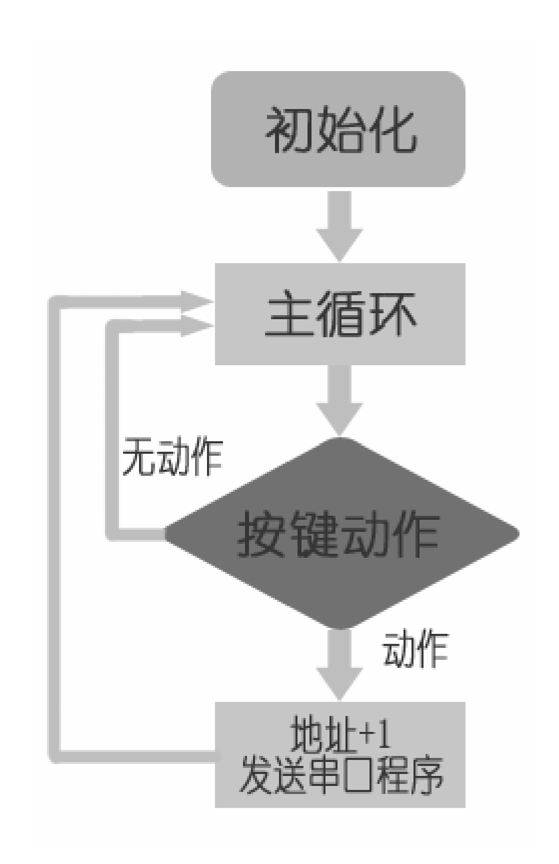
13.2.9、W588D语音芯片三线串口控制I/O口扩展输出模式应用电路



电路说明：用上位机软件对SPI-FLASH存储器 25PXX烧写语音程序时，选择三线串口控制模式。I/O口P01 被定义为DATA数据口，P02 为CS片选口，P03 为CLK时钟口，单片机可通过三个控制口对WT588D语音模块进行控制。单片机向W588D语音模块发送十六进制数据F5，从三线串口控制模式切换为三线串口控制I/O口扩展输出模式，并保持在三线串口控制模式下的最后一次工作状态。在三线串口控制I/O口扩展输出模式下，发送十六进制数据F6，可切换到三线串口控制模式，并保持着在三线串口控制I/O口扩展输出模式下最后一次工作状态。三线串口控制I/O口扩展输出模式下，P00、P04、P05、P06、P07、P10、P11、P12 为地址位输出，扩展输出为 2 进制，共 256 个扩展输出地址。地址位P00→P12 由低到高。由单片机发送数据控制。I/O口输出电压几乎等于模块的输入电压，可以通过继电器等控制器件对家用电器进行控制。P17 端为BUSY忙信号输出端，可设置为播放状态LED点亮和播放状态LED熄灭。SPI-FLASH存储器 25PXX的电压范围为要保证在 2.8V～3.5V，VDD-SIM为W588D语音芯片的串口电源管理输入端，将 25PXX的VCC连接到此端，可自动平衡W588D跟 25PXX之间的串口电压。PWM输出端禁止接电容到地或直接接地，PWM+/DAC和PWM-端谨防短路。DAC输出时的PWM+/DAC输出端接法可参考W588D语音芯片DAC输出最小系统应用电路。

14、控制时序

14.1、控制时序框图



14.2、一线串口控制汇编程序

```
    ORG 0000H
    KEY EQU P1.1      ;按键引脚
    RST EQU P3.2      ;复位信号引脚
    SDA EQU P3.3      ;数据引脚
DAIFAZHI EQU 50H       ;发码值暂存地址
    MOV DAIFAZHI,#0H;发码初始值为0
    MOV R5,#8         ;发码8位循环

MAIN:
    JB KEY,MAIN
    MOV R6,#20        ;延时20MS
    LCALL DELAY1MS
    JB KEY,MAIN       ;按键去抖判断
    JNB KEY,$         ;等待按键释放
    LCALL one_line    ;调用一线发码子程序
    INC DAIFAZHI      ;发码值加1
    MOV A,DAIFAZHI
    CJNE A,#210,XX2 ;是否到达语音段最大值210
XX2: JC XX3
    MOV DAIFAZHI,#0H
```

```
XX3: LJMP MAIN

one_line:            ;////一线发码子程序
          CLR RST
       MOV R6,#2      ;延时2MS
           LCALL DELAY1MS
      SETB RST
      MOV R6,#6      ;延时6MS
      LCALL DELAY1MS
      CLR SDA
      MOV R6,#17      ;延时17MS
      LCALL DELAY1MS
           MOV A,DAIFAZHI
   LOOP:     SETB SDA
           RRC A
           JNC DIDIANPIN  ;高电平脉冲  高:低=2:1
      LCALL DELAY200US
      LCALL DELAY200US
      LCALL DELAY200US
           CLR  SDA
      LCALL DELAY200US
      LJMP LOOP1
DIDIANPIN:                 ;低电平脉冲  高:低=1:2
       LCALL DELAY200US
           CLR  SDA
      LCALL DELAY200US
      LCALL DELAY200US
      LCALL DELAY200US
   LOOP1:  DJNZ R5,LOOP
           MOV R5,#08H
      SETB SDA
           RET
  DELAY200US:  MOV R6,#150         ;延时400US子程序
          DJNZ R6,$
       RET
DELAY1MS:                    ;延时1ms子程序,可以给R6赋值修改延时时间
      L1:  MOV R7,#248
       DJNZ R7,$
      DJNZ R6,L1
      RET
           END
```

14.3、一线串口控制C语言程序

```
#include <at89x51.H>
sbit KEY=P1^1; /*P1_1 为 P1 口的第 2 位*/
sbit RST=P3^2; /*P3_2 为 P3 口的第 3 位*/
sbit SDA=P3^3; /*P3_3 为 P3 口的第 4 位*/
void delay1ms(unsigned char count) //1MS 延时子程序
{
unsigned char i,j,k;
for(k=count;k>0;k--)
     for(i=2;i>0;i--)
     for(j=248;j>0;j--);
}

void delay100us(unsigned char count)  //100US 延时子程序
{ unsigned char i;
unsigned char j;
     for(i=count;i>0;i--)
     for(j=50;j>0;j--);
}

     Send_oneline(unsigned char addr)
{
unsigned char i;
RST=0;
delay1ms(17);          /*复位延时 17MS*/
RST=1;
delay1ms(6);          /* delay 6ms */
SDA=0;
delay1ms(5);          /* delay 5ms */
for(i=0;i<8;i++)
     {SDA=1;
    if(addr & 1)
        {delay100us(4);       /* 400us */
        SDA=0;
        delay100us(2);       /* 200us */
        }
    else {
         delay100us(2);       /* 200us */
        SDA=0;
        delay100us(4);       /* 400us */
        }
    addr>>=1; }
    SDA=1;
}
```

```
 main()
 {unsigned char FD=0;
P3=0XFF;
while(1)
    {
    if(KEY==0)
        {
        delay1ms(10);
        if(KEY==0)      //通过按键 P1.1 来进行发码值的递增
        {
            Send_oneline(FD);
        FD++;
            if(FD==210) //一线串口时,语音段暂时最多为 210 段
            {
                FD=0;
            }
            while(KEY==0);  //等待按键释放,以免一次按键误判成几次
         }
        }
  }
 }
```

14.4、三线串口控制汇编程序

```
        ORG 0000H
        KEY EQU P1.1        ;按键引脚
        RST EQU P3.2        ;复位信号引脚
        CS  EQU P3.3        ;CS 触发引脚
        SCL EQU P3.4        ;时钟引脚
        SDA EQU P3.5        ;数据引脚
        DAIFAZHI EQU 50H        ;发码值暂存地址
         MOV DAIFAZHI,#0H;发码初始值为 0
        MOV R5,#8           ;发码 8 位循环

      MAIN:
        JB KEY,MAIN
        MOV R6,#20        ;延时 20MS
        LCALL DELAY1MS
        JB KEY,MAIN         ;按键去抖判断
        JNB KEY,$           ;等待按键释放
        LCALL THREE_LINE;调用三线发码子程序
        INC DAIFAZHI        ;发码值加 1
        MOV A,DAIFAZHI
        CJNE A,#210,XX2 ;是否到达语音段最大值 210
```

```
XX2: JC XX3
  MOV DAIFAZHI,#0H
XX3: LJMP MAIN

THREE_LINE:            ;////三线发码子程序
            CLR RST
      MOV R6,#2       ;延时 2MS
          LCALL DELAY1MS
      SETB RST
      MOV R6,#17       ;延时 17MS
      LCALL DELAY1MS
      CLR CS
      MOV R6,#2       ;延时 2MS
      LCALL DELAY1MS
           MOV A,DAIFAZHI
  LOOP:
          CLR SCL
          RRC A
          MOV SDA,C
          LCALL DELAY50US
          SETB SCL
      LCALL DELAY50US
          DJNZ R5,LOOP
          MOV R5,#08H
          SETB CS
          RET
DELAY50US:    MOV R6,#25          ;延时 50US 子程序
            DJNZ R6,$
      RET
DELAY1MS:                     ;延时 1ms 子程序,可以给 R6 赋值修改延时时间
L1:       MOV R7,#248
        DJNZ R7,$
      DJNZ R6,L1
      RET
           END
```

14.5、三线串口控制C语言程序

```
#include <at89x51.H>
sbit KEY=P1^1; /*P1_1 为 P1 口的第 2 位*/
sbit RST=P3^2; /*P3_2 为 P3 口的第 3 位*/
sbit  CS=P3^3; /*P3_3 为 P3 口的第 4 位*/
sbit SCL=P3^4; /*P3_4 为 P3 口的第 5 位*/
sbit SDA=P3^5; /*P3_5 为 P3 口的第 6 位*/
```

```
  //sbit DENG=P3^7; /*P3_5 为 P3 口的第 6 位*/
  void delay1ms(unsigned char count) //1MS 延时子程序
  {
unsigned char i,j,k;
for(k=count;k>0;k--)
    for(i=2;i>0;i--)
    for(j=248;j>0;j--);
  }

  void delay100us(void)  //100US 延时子程序
{
unsigned char j;
     for(j=50;j>0;j--);
  }

  Send_threelines(unsigned char addr) //三线发码子程序
{unsigned char i;
    RST=0;
    delay1ms(2);
    RST=1;
    delay1ms(17);         /* 17ms*/
    CS=0;
    delay1ms(2);
for(i=0;i<8;i++)
    {SCL=0;
    if(addr & 1)SDA=1;
    else SDA=0;
    addr>>=1;
    delay100us();  /* 100us */
    SCL=1;
    delay100us();
    }
    CS=1;
 }

  main()
  {unsigned char FD=0;
    P3=0XFF;
    while(1)
    {
    if(KEY==0)
     {
         delay1ms(20);
         if(KEY==0)    //通过按键 P1.1 来进行发码值的递增
```

```
        {
            Send_threelines(FD);
        FD++;
            if(FD==210//三线串口时,语音段暂时最多为 210 段
             {
                FD=0;
             }
            while(KEY==0);  //等待按键释放,以免一次按键误判成几次
        }
        }
    }
}
```

15、货源信息

关于 W588D 语音单片机，我司暂时能提供以下类型型号的芯片，如需要其他的封装形式，可向我司订做。

类型	封装形式	型号
模块	16PIN 模块	WTW30-16
		WTW100-16
		WTW230-16
		WTW510-16
		WTW1000-16
	28PIN 模块	WTW30-28
		WTW100-28
		WTW230-28
		WTW510-28
		WTW1000-28
芯片	DIP18	W588D-18DP
	SSOP20	W588D-20SS
	LQFP32	W588D-32LQ

16、说明书版本历史记录

版本	日期	描述
V1.0	2008-5-17	原始版本